COMMUNICATION APPARATUS, COMMUNICATION SYSTEM, COMMUNICATION METHOD, AND COMMUNICATION CONTROL PROGRAM

Publication number: JP2005318487

· 3P2003316467 2005-11-10

NISHIBAYASHI TAIJIYO; TAKAGI MASAHIRO; ADACHI TOMOKO; TANDAI TOMOYA; NAKAJIMA TORU;

UTSUNOMIYA YORIKO

Applicant:

Publication date:

Inventor:

TOKYO SHIBAURA ELECTRIC CO

Classification:

- international: H04J3/24; H04L12/28; H04L12/56; H04J3/24;

H04L12/28; H04L12/56; (IPC1-7): H04L12/28

- european:

H04L12/28W; H04L12/56B; H04W99/00

Application number: JP20040180226 20040617

Priority number(s): JP20040110446 20040402; JP20040180226 20040617

Report a data error he

Also published as:

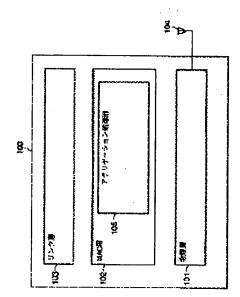
関 US2005220145 (A·

Abstract of JP2005318487

PROBLEM TO BE SOLVED: To attain throughput improvement by aggregating multiple communication frames addressed to different destinations.

SOLUTION: A communication apparatus includes a physical frame generating device configured to generate a single physical frame which includes a plurality of media access control frames having different destinations and in which frame, of the media access control frames, which have the same destination are consecutively arranged, and a transmitting device configured to transmit the physical frame generated by the physical frame generating device.

COPYRIGHT: (C)2006,JPO&NCIPI



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出願公開番号

特開2005-318487 (P2005-318487A)

(43) 公開日 平成17年11月10日(2005.11.10)

(51) Int.C1.7 HO4L 12/28

FΙ

HO4L 12/28 300Z テーマコード (参考)

5K033

審査請求 有 請求項の数 49 OL (全 44 頁)

(21) 出願番号 (22) 出願日

特願2004-180226 (P2004-180226) 平成16年6月17日 (2004.6.17)

(31) 優先権主張番号 特願2004-110446 (P2004-110446)

(32) 優先日

平成16年4月2日 (2004.4.2)

(33) 優先權主張国 日本国(JP) (71) 出願人 000003078

株式会社東芝

東京都港区芝浦一丁目1番1号

(74)代理人 100058479

弁理士 鈴江 武彦

(74)代理人 100091351

弁理士 河野 哲

(74)代理人 100088683

弁理士 中村 誠

(74)代理人 100108855

弁理士 蔵田 昌俊

(74)代理人 100084618

弁理士 村松 貞男 (74)代理人 100092196

弁理士 橋本 良郎

最終頁に続く

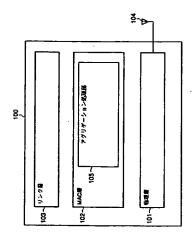
(54) 【発明の名称】通信装置、通信システム、通信方法、および通信制御プログラム

(57)【要約】

【課題】複数の異なる宛先への通信フレームのアグリゲ ーションによりスループット向上を図ること。

【解決手段】1の物理フレーム内に宛先の異なる複数の 媒体アクセス制御フレームを含む物理フレームであって 該物理フレーム内の媒体アクセス制御フレームのうち同 一の宛先を持つフレームについて連続するように配列さ れた物理フレームを作成する物理フレーム作成手段と、 前記物理フレーム作成手段により作成された物理フレー ムを送信する送信手段とを具備する。

【選択図】図1



【特許請求の範囲】

【請求項1】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレーム であって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレーム について連続するように配列された物理フレームを作成する物理フレーム作成手段と、

前記物理フレーム作成手段により作成された物理フレームを送信する送信手段とを具備することを特徴とする通信装置。

【請求項2】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち先の媒体アクセス制御フレームの宛先と比べてその宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム作成手段と、

前記物理フレーム作成手段により作成された物理フレームを送信する送信手段とを具備 することを特徴とする通信装置。

【請求項3】

前記情報は前記媒体アクセス制御フレームの各々に対応するビットからなり、前記複数の 宛先の区切りを示すビットマップを含むことを特徴とする請求項2記載の通信装置。

【請求項4】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列されてなるときの、該媒体アクセス制御フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム作成手段と、

前記物理フレーム作成手段により作成された物理フレームを送信する送信手段とを具備 することを特徴とする通信装置。

【請求項5】

前記情報は前記媒体アクセス制御フレームの各々に対応するビットからなり、前記複数の 宛先の区切りを示すビットマップを含むことを特徴とする請求項4記載の通信装置。

【請求項6】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列され、かつ宛先の区切りを示す情報を含む物理フレームを受信する受信手段と、

前記受信手段が受信した物理フレームから、当該通信装置を宛先とする媒体アクセス制御フレームを前記情報に基づいて特定し抽出する抽出手段と、

前記抽出手段により抽出された媒体アクセス制御フレームに対する応答フレームを前記宛先の区切りの順序に対応する時間間隔に従い送信する応答フレーム送信手段とを具備することを特徴とする通信装置。

【請求項7】

前記抽出手段により抽出された媒体アクセス制御フレームの受信状態を検出する検出手段 をさらに具備し、

前記応答フレームは、前記検出手段により検出された受信状態を示すことを特徴とする 請求項 6 記載の通信装置。

【請求項 8】

前記応答フレームは、受信エラーの生じた媒体アクセス制御フレームの再送を要求する部 分応答フレームを含むことを特徴とする請求項 6 記載の通信装置。

【請求項9】

第1の通信装置と第2の通信装置とが通信媒体を介して通信する通信システムにおいて、前記第1の通信装置は、1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち

10

20

.30

40

同一の宛先を持つフレームについて連続するように配列されてなるときの、該媒体アクセス制御フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム作成手段と、該物理フレーム作成手段により作成された物理フレームを前記第2の通信装置に対して送信する送信手段とを有し、

前記第2の通信装置は、前記物理フレームを受信する受信手段と、該受信手段が受信した物理フレームから、該第2の通信装置を宛先とする媒体アクセス制御フレームを前記情報に基づいて特定し抽出する抽出手段と、該抽出手段により抽出された媒体アクセス制御フレームに対する応答フレームを前記宛先の区切りの順序に対応する時間間隔に従い前記第1の通信装置に対して送信する応答フレーム送信手段とを有することを特徴とする通信システム。

【請求項10】

7.5

前記情報は宛先の異なる複数の媒体アクセス制御フレームの各々に対応するビットからなり、宛先の区切りを示すビットマップを含むことを特徴とする請求項9記載の通信システム。

【請求項11】

前記第2の通信手段は、前記抽出手段により抽出された媒体アクセス制御フレームの受信 状態を検出する検出手段をさらに具備し、

前記応答フレームは、前記検出手段により検出された受信状態を示すことを特徴とする請求項9記載の通信システム。

【請求項12】

前記応答フレームは、受信エラーの生じた媒体アクセス制御フレームの再送を前記第1の通信装置に対して要求する部分応答フレームを含むことを特徴とする請求項9記載の通信システム。

【請求項13】

第1の通信装置と第2の通信装置とが通信媒体を介して通信する通信システムにおいて、前記第1の通信装置は、1の物理フレーム内に宛先の異なる複数のプロック応答要求フレームを含む物理フレームであって該物理フレーム内のプロック応答要求フレームのうち同一の宛先を持つフレームについて連続するように配列されてなるときの、該プロック応答要求フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム作成手段と、該物理フレーム作成手段により作成された物理フレームを前記第2の通信装置に対して送信する送信手段とを有し、

前記第2の通信装置は、前記物理フレームを受信する受信手段と、該受信手段が受信した物理フレームから、該第2の通信装置を宛先とするブロック応答要求フレームを前記情報に基づいて特定し抽出する抽出手段と、該抽出手段により抽出されたブロック応答要求フレームに対するブロック応答フレームを前記宛先の区切りの順序に対応する時間間隔に従い前記第1の通信装置に対して送信する応答フレーム送信手段とを有することを特徴とする通信システム。

【請求項14】

前記情報は宛先の異なる複数のプロック応答要求フレームの各々に対応するビットからなり、宛先の区切りを示すビットマップを含むことを特徴とする請求項13記載の通信システム。

【請求項15】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列された物理フレームを作成する物理フレーム作成ステップと

前記物理フレーム作成ステップにより作成された物理フレームを送信する送信ステップ とを具備することを特徴とする通信方法。

【請求項16】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレーム

10

20

30

40

であって該物理フレーム内の媒体アクセス制御フレームのうち先の媒体アクセス制御フレームの宛先と比べてその宛先が変化するフレームの含まれる位置に関する情報を含む物理 フレームを作成する物理フレーム作成ステップと、

前記物理フレーム作成ステップにより作成された物理フレームを送信する送信ステップとを具備することを特徴とする通信方法。

【請求項17】

前記情報は前記媒体アクセス制御フレームの各々に対応するビットからなり、前記複数の 宛先の区切りを示すビットマップを含むことを特徴とする請求項16記載の通信方法。

【請求項18】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレーム 10であって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレーム について連続するように配列されてなるときの、該媒体アクセス制御フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム 作成ステップと、

前記物理フレーム作成ステップにより作成された物理フレームを送信する送信ステップとを具備することを特徴とする通信方法。

【請求項19】

前記情報は前記媒体アクセス制御フレームの各々に対応するビットからなり、前記複数の 宛先の区切りを示すビットマップを含むことを特徴とする請求項18記載の通信方法。

【請求項20】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列され、かつ宛先の区切りを示す情報を含む物理フレームを受信する受信ステップと、

前記受信ステップが受信した物理フレームから、当該通信方法を宛先とする媒体アクセス制御フレームを前記情報に基づいて特定し抽出する抽出ステップと、

前記抽出ステップにより抽出された媒体アクセス制御フレームに対する応答フレームを 前記宛先の区切りの順序に対応する時間間隔に従い送信する応答フレーム送信ステップと を具備することを特徴とする通信方法。

【請求項21】

前記抽出ステップにより抽出された媒体アクセス制御フレームの受信状態を検出する検出 ステップをさらに具備し、

前記応答フレームは、前記検出ステップにより検出された受信状態を示すことを特徴とする請求項20記載の通信方法。

【請求項22】

前記応答フレームは、受信エラーの生じた媒体アクセス制御フレームの再送を要求する部 分応答フレームを含むことを特徴とする請求項20記載の通信方法。

【請求項23】

第1の通信装置と第2の通信装置とが通信媒体を介して通信する通信方法において、

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列されてなるときの、該媒体アクセス制御フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを前記第1の通信装置において作成する物理フレーム作成ステップと、

前記物理フレーム作成ステップにより作成された物理フレームを前記第2の通信装置に対して送信する送信ステップと、

前記物理フレームを前記第2の通信装置において受信する受信ステップと、

該受信ステップにより受信した物理フレームから、該第2の通信装置を宛先とする媒体アクセス制御フレームを前記情報に基づいて特定し抽出する抽出ステップと、

前記抽出ステップにより抽出された媒体アクセス制御フレームに対する応答フレームを

20

30

前記宛先の区切りの順序に対応する時間間隔に従い前記第1の通信装置に対して送信する 応答フレーム送信ステップとを有することを特徴とする通信方法。

【請求項24】

前記情報は宛先の異なる複数の媒体アクセス制御フレームの各々に対応するビットからなり、宛先の区切りを示すビットマップを含むことを特徴とする請求項 2 3 記載の通信方法

【請求項25】

前記抽出ステップにより抽出された媒体アクセス制御フレームの受信状態を前記第2の通信装置において検出する検出ステップをさらに具備し、

前記応答フレームは、前記検出ステップにより検出された受信状態を示すことを特徴とする請求項23記載の通信方法。

【請求項26】

前記応答フレームは、受信エラーの生じた媒体アクセス制御フレームの再送を前記第1の 通信装置に対して要求する部分応答フレームを含むことを特徴とする請求項23記載の通 信方法。

【請求項27】

第1の通信装置と第2の通信装置とが通信媒体を介して通信する通信方法において、

1の物理フレーム内に宛先の異なる複数のプロック応答要求フレームを含む物理フレームであって該物理フレーム内のプロック応答要求フレームのうち同一の宛先を持つフレームについて連続するように配列されてなるときの、該プロック応答要求フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを前記第1の通信装置において作成する物理フレーム作成ステップと、

前記物理フレーム作成ステップにより作成された物理フレームを前記第2の通信装置に対して送信する送信ステップと、

前記物理フレームを前記第2の通信装置において受信する受信ステップと、

該受信ステップにより受信した物理フレームから、該第2の通信装置を宛先とするブロック応答要求フレームを前記情報に基づいて特定し抽出する抽出ステップと、

前記抽出ステップにより抽出されたブロック応答要求フレームに対するブロック応答フレームを前記宛先の区切りの順序に対応する時間間隔に従い前記第1の通信装置に対して 送信する応答フレーム送信ステップとを有することを特徴とする通信方法。

【請求項28】

前記情報は宛先の異なる複数のプロック応答要求フレームの各々に対応するビットからなり、宛先の区切りを示すビットマップを含むことを特徴とする請求項27記載の通信方法

【請求項29】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列された物理フレームを作成する物理フレーム作成手順と、

前記物理フレーム作成手順により作成された物理フレームを送信する送信手順とをコンピュータに実行させるための通信制御プログラム。

【請求項30】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち先の媒体アクセス制御フレームの宛先と比べてその宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム作成手順と、

前記物理フレーム作成手順により作成された物理フレームを送信する送信手順とをコン ピュータに実行させるための通信制御プログラム。

【請求項31】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレーム であって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレーム

20

10

30

40

について連続するように配列されてなるときの、該媒体アクセス制御フレームの宛先が変化するフレームの含まれる位置に関する情報を含む物理フレームを作成する物理フレーム 作成手順と、

前記物理フレーム作成手順により作成された物理フレームを送信する送信手順とをコンピュータに実行させるための通信制御プログラム。

【請求項32】

1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列され、かつ宛先の区切りを示す情報を含む物理フレームを受信する受信手順と、

前記受信手順が受信した物理フレームから、当該通信制御装置を宛先とする媒体アクセス制御フレームを前記情報に基づいて特定し抽出する抽出手順と、

前記抽出手順により抽出された媒体アクセス制御フレームに対する応答フレームを前記宛先の区切りの順序に対応する時間間隔に従い送信する応答フレーム送信手順とをコンピュータに実行させるための通信制御プログラム。

【請求項33】

送信側の通信装置と、受信側の通信装置とを有する通信システムにおいて、

前記送信側の通信装置は、

複数の宛先に対応する複数のMACフレームを含み、該MACフレームの各々は宛先に対し送信すべきデータと送信機会付与情報とを含む単一の物理フレームを送信する手段を具備し、

前記受信側の通信装置は、

前記物理フレームを受信し、該物理フレームから当該受信側通信装置を宛先とするMACフレームを抽出する手段と、

当該受信側通信装置からデータを送信する送信機会が付与されており、かつ、該データを送信するための十分な期間が与えられているか否かを前記MACフレームが含む送信機会付与情報に基づいて判定する手段と、

前記送信機会付与情報に基づく判定結果に従って、送達確認を表すMACフレームと、当該受信側通信装置から送信するデータのMACフレームとを単一の物理フレームに含めて送信する送信手段とを具備する通信システム。

【請求項34】

複数の第一種の通信装置から第一種の物理フレームにより送信されたMACフレームの各々に対する送達確認を表す複数の送達確認MACフレームを作成する手段と、

単一のMACフレームとして扱われた際の誤り検出に用いられる誤り検出情報と、該複数の送達確認MACフレームとを含み、前記第一種の通信装置および第二種の通信装置のいずれでも受信可能な単一かつ第二種の物理フレームを構築する手段と、

送達確認のために前記物理フレームを送信する送信手段と、を具備する通信装置。【請求項35】

複数のMPDU(MACプロトコルデータユニット)を含む1つのPSDU(物理層変換プロトコルサービスデータユニット)を表すフレームを構築して宛先の通信装置に送信する手段を具備し、

前記フレームのPSDUが含む各MPDUは、MPDUの長さ情報と、フレームの番号情報と、該長さ情報および順番情報に対応する1つのCRC(巡回冗長検査)情報とを有することを特徴とする通信装置。

【請求項36】

前記フレームの番号情報は、PSDUの先頭から連続して割り当てられる順次番号であることを特徴とする請求項35記載の通信装置。

【請求項37】

前記フレームの番号情報は、MPDUに記載されたシーケンス番号または指定されたシーケンス番号及びフラグメント番号であることを特徴とする請求項35記載の通信装置。

10

20

30

40

【請求項38】

前記宛先の通信装置から部分応答を受信する手段と、

前記部分応答に応じて再送フレームを構築する手段とを具備し、

再送の対象でないMPDUについては、前記MPDUの長さ情報にゼロの値をセットすることを 特徴とする請求項35記載の通信装置。

【請求項39】

前記宛先の通信装置から部分応答を受信する手段と、

前記部分応答に応じて再送フレームを構築する手段とを具備し、

再送の対象でないMPDUを除く不連続番号を前記フレームの番号情報にセットすることを 特徴とする請求項35記載の通信装置。

【請求項40】

複数のMPDU(MACプロトコルデータユニット)を含む1つのPSDU(物理層変換プロトコルサービスデータユニット)を表し、該フレームのPSDUが含む各MPDUは、MPDUの長さ情報と、フレームの番号情報と、該長さ情報および順番情報に対応する1つのCRC(巡回冗長検査)情報とを有するフレームを受信する手段と、

前記CRC情報を用いて、前記MPDUの長さ情報と、フレームの番号情報とに受信異常が生じたか否かを検査する手段と、

前記MPDUの長さ情報をもとに特定される当該MPDUのFCS(フレームチェックシーケンス)を用いて、該MPDUを正常に受信できたか否かを検査する手段と、

前記MPDUを正常に受信できたか否かを表す部分応答を作成して送信する手段とを具備する通信装置。

【請求項41】

前記CRC情報を用いる検査により受信異常が検出されたならば、正常に受信された次のMPD Uの長さ情報を検索する手段と、

検索されたMPDUの長さ情報に基づいて対応するMPDUのFCSを特定する手段と、

特定されたFCSを用いて前記MPDUが正常に受信できた否かを検査する手段とを具備する請求項40記載の通信装置。

【請求項42】

前記フレーム受信時に番号情報が連続的に付与されている前提で、

前記CRC情報を用いる検査により受信異常が検出されたならば、正常に受信された次のMIPDUの長さ情報を検索し、

検索されたMPDUの長さ情報に基づいて対応するMPDUのFCSを特定するとともに、該FCSを 用いて前記MPDUが正常に受信できた否かを検査し、

正常に受信された第1のMPDUと第2のMPDUとの間の番号間隔が2以上であるならば、該第1のMPDUと第2のMPDUとの間のMPDUは正常に受信できなかったものと判断することを特徴とする請求項40記載の通信装置。

【請求項43】

複数のMPDU(MACプロトコルデータユニット)を含む 1 つのPSDU(物理層変換プロトコルサービスデータユニット)を表し、該フレームのPSDUが含む各MPDUは、MPDUの長さ情報と該長さ情報に対応する 1 つのCRC(巡回冗長検査)情報とを有するフレームを受信する手段と、

前記CRC情報を用いて、前記MPDUの長さ情報に受信異常が生じたか否かを検査する手段と、

前記CRC情報を用いる検査により受信異常が検出されたならば、正常に受信された次のMPDUの長さ情報を検索する手段と、

検索されたMPDUの長さ情報をもとに特定される当該MPDUのFCS(フレームチェックシーケンス)を用いて、該MPDUを正常に受信できたか否かを検査する手段と、

前記MPDUを正常に受信できたか否かを表す部分応答を推測的に作成して送信する手段と を具備する通信装置。

【請求項44】

50

10

20

30

前記検索されたMPDUの長さ情報が最大MPDU長を超えている場合は、後続するMPDUは全て壊れていると判断することを特徴とする請求項43記載の通信装置。

【請求項45】

前記フレームを受信の後、連続的にMPDU長情報を検索し、それらの誤り計算結果が正常であった際に、検索した長さが最大MPDU長を超えている場合、PSDU内にアグリゲートされているMPDU長情報が固定数であるとして、PSDUの最後から遡って、推測的に受信状況を判断する請求項43記載の通信装置。

【請求項46】

前記推測的に作成された部分応答に基づく再送フレームを受信する手段と、

前記再送フレームに応答する部分応答フレームを送信する手段とを具備する請求項43 10記載の通信装置。

【請求項47】

複数のMPDU(MACプロトコルデータユニット)を含む1つのPSDU(物理層変換プロトコルサービスデータユニット)を表すフレームを送信する手段と、

前記フレームの送信からSIFS期間またはPIFS期間を含む他端末からの割り込みを許さない期間後に、部分応答の再送要求を宛先に送信する手段と、を具備する通信装置。

【請求項48】

複数のMPDU(MACプロトコルデータユニット)を含む 1 つのPSDU(物理層変換プロトコルサービスデータユニット)を表すフレームを受信する手段と、

前記フレームの受信に応答する部分応答フレームを送信する手段と、

SIFS期間またはPIFS期間後に、部分応答の再送要求を受信したならば、前記部分応答フレームを再送する手段と、を具備する通信装置。

【請求項49】

部分応答の再送のために、第1回の部分応答フレームの送信時から一定期間以上にわたり 該部分応答フレームが表す受信状況を保存する手段を具備することを特徴とする請求項4 8記載の通信装置。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は媒体アクセス制御(MAC)を行なう通信装置、通信システム、通信方法、お 30 よび通信制御プログラムに関し、特に、1つの物理フレームに複数の媒体アクセス制御フレーム(MACフレーム)を含めて送信するフレームアグリゲーションを行うものに関する。

【背景技術】

[0002]

同一の媒体を共有して通信を行なう複数の通信装置がどのように媒体を利用して通信データを送信するかを決めるのが、媒体アクセス制御(MAC: Media Access Control)である。媒体アクセス制御は、同時に二つ以上の通信装置が同一の媒体を利用して通信データの送信を行なった結果、受信側の通信装置が通信データを分離できなくなる事象(衝突)がなるべく少なくなり、一方、送信要求を持つ通信装置が存在するにもかかわらず媒体がいずれの通信装置によっても利用されない事象がなるべく少なくなるように、通信装置から媒体へのアクセスを制御するための技術である。

[0003]

・しかし、特に無線通信においては、通信装置がデータを送信しながら同時に送信データをモニタすることは困難であることから、衝突検出を前提としない媒体アクセス制御(MAC)が必要である。無線LANの代表的な技術標準であるIEEE802.11はCSMA/CA(Carrier Sense Multiple Access with Collision Avoidance)を採用している。IEEE802.11のCSMA/CAでは、MACフレームのヘッダに、該フレームに続く1つ以上のフレーム交換からなる一連のシーケンスが終了するまでの期間(Duration)が設定される。この期間において、該シーケンスに関係がなく送信権を持たない通信装置は、媒体の仮想的な

50

20

40

占有状態を判断することにより、送信を待機する。したがって、衝突の発生が回避される。一方、該シーケンスで送信権を持つ通信装置は、実際に物理媒体が占有されている期間を除き、媒体は使用されていないものと認識する。IEEE802.11では、このようなMAC層の仮想キャリアセンスと、物理層の物理キャリアセンスとの組み合わせによって媒体の状態を判定し、媒体アクセスを制御する旨が規定されている。

[0004]

CSMA/CAを採用しているIEEE802.11は、これまで主として物理層プロトコルを変更することによって通信速度の高速化を図ってきた。 2.4GHz 帯についてはIEEE802.11(1997年、2Mbps)からIEEE802.11b(1999年、11Mbps)へ、そしてIEEE802.11g(2003年、54Mbps)へと変遷している。 5GHz 帯については、今のところIEEE802.11a(1999年、54Mbps)のみが標準として存在する。そして、2.4GHz 帯および 5GHz 帯の両方で更なる高速化を目指す標準規格を策定するためにIEEE802.11 $TGn(Task\ Group\ n)$ が既に設立されている。

【特許文献1】米国特許第5329531号明細書

【発明の開示】

【発明が解決しようとする課題】

[0005]

物理層に関して通信速度の高速化を図れたとしても、通信の実質的なスループットを向上できないという問題点がある。すなわち、物理層の高速化が実現された場合、PHYフレームのフォーマットはもはや効率的ではなくなり、このことに起因するオーバヘッドがスループットの向上を阻害すると考えられる。PHYフレームにおいて、CSMA/CAに係わる時間的なパラメータはMACフレームに固定的に付随している。また、PHYフレームヘッダは各MACフレーム毎にそれぞれ必要である。

[0006]

オーバヘッドを解消してスループットを向上させる方法の一つとして、最近のdraft IE EE802.11e draft 5.0 (IEEE802.11のQoS強化)で導入されたプロック応答(Block ACK)機構がある。しかし、プロック応答機構によればバックオフ無しで複数のMACフレームを連続的に送信でき、これによりバックオフ量を幾分は削減できるものの、物理層のヘッダのオーバヘッドまでは効果的に削減されない。また、初期のdraft IEEE802.11eで導入されたアグリゲーションによれば、バックオフ量と物理層ヘッダのいずれをも削減可能とされているが、従来の物理層の制約によりMACフレームを含む物理層のフレームの長さを約4k by te以上にはできないため、効率向上には大きな制約がある。仮に、物理層のフレームを長くできたとしても、エラー耐性が低下するという別の問題が生じる。

[0007]

したがって、フレームフォーマットの効率化により複数のフレームを送信することに伴うオーバヘッドを解消し、通信の実質的なスループットを向上することが必要とされる。 【0008】

本発明はかかる事情を考慮してなされたものであり、複数の異なる宛先への通信フレームのアグリゲーションによりスループットを向上できる通信装置、通信システム、通信方法、および通信制御プログラムを提供することを目的とする。

【課題を解決するための手段】

[0009]

本発明の一態様に係る通信装置は、1の物理フレーム内に宛先の異なる複数の媒体アクセス制御フレームを含む物理フレームであって該物理フレーム内の媒体アクセス制御フレームのうち同一の宛先を持つフレームについて連続するように配列された物理フレームを作成する物理フレーム作成手段と、前記物理フレーム作成手段により作成された物理フレームを送信する送信手段とを具備することを特徴とする通信装置である。

【発明の効果】

[0010]

本発明によれば、複数の異なる宛先への通信フレームのアグリゲーションによりスルー

プットを向上できる通信装置、通信システム、通信方法、および通信制御プログラムを提供できる。

【発明を実施するための最良の形態】

[0011]

以下、図面を参照しながら本発明の実施の形態の例を説明する。

[0012]

(第1の実施形態)

図1は本発明の実施形態に係る通信装置の構成を示すプロック図である。この通信装置100は無線リンクを介して他の通信装置と通信する装置であり、物理層、MAC層、およびリンク層のそれぞれに相当する処理ユニット101、102、103を有する。これら処理ユニットは実装に応じてアナログ又はデジタルの電子回路として、あるいはLSIに組み込まれたCPUにより実行されるファームウェア等として実現される。物理層の処理ユニット101にはアンテナ104が接続されている。MAC層102は本発明に係わるアグリゲーション(集約)処理部105を有する。

[0013]

アグリゲーション処理部 1 0 5 は、複数の媒体アクセス制御(MAC)フレーム(MPDU)を含む PHY(物理)フレームを作成する。MPDUはMACプロトコルデータユニット(MAC Protocol Data Unit)の略である。また、PSDUは物理層変換プロトコルサービスデータユニット(Physical layer convergence protocol Service Data Unit)の略である。

[0014]

作成された物理フレームは物理層の処理ユニット101により処理され、アンテナ104より送信される。このような通信方式のことを本明細書では「フレームアグリゲーション」という。フレームアグリゲーションは現在策定中の次世代超高速無線LAN通信(IEEE 802.11n規格)に好適である。なお、本発明の実施形態において、アグリゲーション処理部105は宛先が異なる複数のMACフレームのフレームアグリゲーションを行う。より具体的には、本発明の第1の実施形態は1つの物理フレームに宛先が異なる複数のMACフレームをアグリゲートすることにより、APからのダウンリンク伝送時のチャネル利用率を改善する無線通信システムである。

[0015]

図 2 (a)はアクセスポイント(AP)と複数の端末(STA)との間のダウンリンク、および該ダウンリンクにおけるユニキャストフレームの送信シーケンスを示す図である。ダウンリンク 2 0 においては、APからSTA1,2,3に向けてフレームが送信される。逆に、STA1,2,3からAPに向けてフレームが送信されることをアップリンク伝送という。この図 2 (a)の例は、DCF(Distributed Coordination Function)によるアクセスに、フレームアグリゲーションが適用された場合であり、DCFに従いデータ送信およびACK受信のためのフレームシーケンスが実行される。なお、本発明の実施形態はDCFに限定されるものではなく、PCF(Point Coordinate Function)によるアクセスや、QoSを考慮したアクセスにも適用可能である。なお、QoSを考慮する場合については第 2 の実施形態以降で説明する。

APから複数のSTAに対してユニキャストフレームを送信する場合を考える。図 2 (b) から分かるように、ACKを受信し、キャリアセンス(ここではDIFS期間)とバックオフの期間を経過した後でなければ、次の宛先にフレームを送ることができない。多数の宛先に送信する場合は、チャネル未使用の期間が増えてフレームの伝送効率が低下してしまう。【0017】

なお、無線LANのMAC層において、一般的には1つのMACフレームを1つの宛先端末に向けて送信することを「ユニキャスト」といい、また、複数の宛先を受信対象とする1つのMACフレームを送信することを「マルチキャスト」という。これに対し本発明の実施形態の説明においては、複数のMACフレームを1つの物理フレームにアグリゲートし、複数の宛先を受信対象として送信することを「サイマルキャスト」と呼ぶことにす

10

20

30

40

・る。

[0018]

ここで、単純に複数の宛先のMACフレームを1つの物理フレームにアグリゲートし、APから各STAに向けて、サイマルキャストすることを考える。この場合、図3に示すように、サイマルキャストされたMACスーパーフレーム33に対する各受信端末からのパーシャルACKフレーム30,31,32が衝突し、通信が正常に行えなくなってしまうという問題がある。IEEE802.11の規定によると、ユニキャストデータフレームを受信したSTAは、チャネル状態を確認することなく、SIFS期間が経過したら直ちにACKフレームを返信する。したがって、図3(b)のように複数のSTAからのACKフレームが衝突することは避けられない。

[0019]

そこで、本発明の第1の実施形態に係る通信システムは、複数の宛先を含んだMACスーパーフレームをAPからSTAに対してサイマルキャストすることとし、各STAはAPに対しAC Kフレームを送信するにあたり、他のSTAからのACKフレームとの衝突を回避するよう、それぞれ送信タイミングを制御するよう構成されている。

[0020]

まず、送信側(ここではAP)について説明する。図4に示すように、APは複数のアドレス (宛先)が存在することを示す情報41をMACスーパーフレームヘッダー40に追加する。以下、この情報41のことを「マルチアドレスビットマップ(Multi Address Bitmap)」と呼ぶことにする。また、このように拡張されたMACスーパーフレーム全体のフォーマット例を図5に示す。尚、図4におけるマルチアドレスピットマップ41は、最大アグリゲート数を8とした場合の、対応するビットマップ情報として、8ビットの大きさが指定されているが、この情報サイズはMACフレームのアグリゲート最大数(実装依存)に応じて任意に定めても良い。

[0021]

次に、本発明の実施形態に係るマルチアドレスビットマップについて説明する。マルチアドレスビットマップは、複数の宛先の存在を示す情報であって、該情報はアグリゲートされたMACフレームの各々に対応するビットからなり、複数の宛先の区切りを示す。つまり、マルチアドレスビットマップは当該MACスーパーフレームを含む物理フレーム内のMACフレームのうち先のMACフレームの宛先と比べてその宛先が変化するフレームの含まれる位置に関する情報でもある。

[0022]

図6に示すように、ある宛先が開始される時点で対応する位置のビットを立てることで、当該ビット位置が宛先の区切りであることを示すことができる。なお、図6に示すマルチアドレスビットマップ43では、宛先が開始する時点で、ビットを1に指定しているが、1の代わりに0を使用しても良い。この場合、図6のマルチアドレスビットマップは「01-101011」のように示される。

[0023]

また、宛先が変化したことを示す意味でマルチアドレスピットマップを使用することもできる。この場合、図7に示すように、宛先が次の異なる宛先に変化した時点で、対応するビットを立てる。なお、図7に示すマルチアドレスピットマップ44では、変化した時点で1のピットが指定されているが、前述のように、1の代わりに0を使用しても良い。【0024】

複数の宛先を持つMACスーパーフレームを作成する送信端末(AP)は、宛先ごとにMACフレームを区切ってアグリゲートすることが必要となる。ここで、「宛先ごとにMACフレームを区切る」ことは、MACスーパーフレーム内において同一の宛先を持つフレームについて連続するように配列することを含む。

[0025]

フレームアグリゲーション方式では、MACスーパーフレームの受信側において、MACスーパーフレームへッダーに誤りが生じていなければ、アグリゲートされた各MACフ

10

20

30

40

レームを抽出し、抽出された各MACフレームに対し誤り計算を行って受信状態(ステータス)を検出する。これにより検出された受信ステータス結果は送信側にパーシャルACK(部分応答)により返信される。図8はパーシャルACKのビットマップ情報の一例を示している。図8のMACスーパーフレームボディ42において、×印が付いている部分は、MACスーパーフレームにアグリゲートされたMACフレームが誤っていることを示している。図8では、MACスーパーフレーム送信端末に対し、パーシャルACKを返信する際、「1」を正常受信とした場合であり、誤ったMACフレーム部分に関しては、正しく受信できなかったことを示す「0」が記載されている。

[0026]

ここで、図9 (a) に示すように、MPDU(s)90の宛先が順不同でアグリゲートされていると、受信端末(STA)側で、どの宛先のフレームが幾つ存在し、またその受信状況がどうであったかを判断できず、送信側に部分応答を正しく伝えることができない。

[0027]

例えば、図9(a)の状態に、マルチアドレスピットマップ40を追加したとしても、宛先が変化したことを伝える用途でマルチアドレスピットマップ40を使用した場合(0 1 1 1 1 1 1 1)は、宛先毎に幾つのMACフレームが存在するか判断することは不可能である。この状況では、マルチアドレスピットマップ40の情報から、MACスーパーフレームを受信した端末は、8種類の宛先が存在すると判断してしまうが、実際には、3つの宛先しか存在しない。

[0028]

一方、図9(b)のように、宛先毎に区切ってアグリゲートしたとしても、その区切りを示す情報(すなわちマルチアドレスビットマップ)を含まないヘッダー91の場合は、DEST2へのフレームが全て誤りであったとすると、DEST3のフレームはどこから始まっているのか判断できず、やはり送信側に部分応答のビットマップ情報を正しく伝えることができない。

[0029]

これらの問題を解決するために、送信端末(AP)は、複数の異なる宛先のフレームを1つの物理フレームにアグリゲートする際に、宛先毎に区切ることと、その区切りの情報をMACスーパーフレームヘッダーに記載することが必要となる。

[0030]

複数の宛先のMACフレームを1つの物理フレームに宛先毎にアグリゲートし、その複数宛先の情報をMACスーパーフレームのヘッダーに書き込んだ後、APはSTAに対し、MACスーパーフレームをサイマルキャストする。

[0031]

次に、受信側(STA)について説明する。上述したように、本発明の第1の実施形態に係る通信システムでは、複数の宛先を含んだMACスーパーフレームをAPがSTAに対してサイマルキャストすると、各STAはAPに対しACKフレームを送信するにあたり、他のSTAからのACKフレームとの衝突を回避するよう、それぞれ送信タイミングを制御する。

[0032]

すなわち、各STAは受信した物理フレームから、当該STAを宛先とするMACフレームをマルチアドレスピットマップに基づいて特定して抽出し、これにより抽出されたMACフレームに対する応答フレーム(パーシャルACK)を宛先の区切りの順序に対応する時間間隔に従い送信する。

[0033]

図10は、受信端末の動作を示すフローチャートである。複数の宛先を持つMACスーパーフレームを受信した後(ステップS1)、受信端末はMACスーパーフレームのヘッダーに対する誤り計算を行う(ステップS2)。この誤り計算の結果、エラーであれば、MACスーパーフレームを廃棄し(ステップS3)、チャネルがアイドルになった後、EIFS(Extended Inter Frame Space)の期間キャリアセンスを行う(ステップS4)。

[0034]

50

40

20

10

40

50

ヘッダーが誤りでなければ、各MACフレームに対するエラーチェックを実施する(ステップS5)。次に、MACスーパーフレーム内にアグリゲートされたMACフレームの宛先の数(M個)と、自端末のMACアドレスが何番目(N番目)の宛先として存在するかを検査する(ステップS9)。

[0035]

例えば図11に示すように、DEST1に該当する受信端末へのMACフレームは1番目にアグリゲートされており(N=1)、この受信端末は通常のフレームアグリゲーションと同様のシーケンスで、SIFS期間(ステップS15)後にパーシャルACKフレーム110(あるいはブロックACK)を送信する(ステップS16)。なお、111は対応するパーシャルACKビットマップである。その後、他の端末(図11の例では、DEST2、DEST3)が、時間差的にパーシャルACKを返信している間は、NAV112を設定して、データフレーム等の送信を停止する(ステップS17)。尚、NAV112の期間は、(残りの端末数×(SIFS+ACK転送時間))で決定される。また、本発明の実施形態においては、各STAからのACKの転送レートが同一であることを仮定しているが、ACK転送レートがSTA毎に異なる場合は、それぞれに対応したACK転送時間を計算する。

[0036]

2番目にアグリゲートされているDEST2は、DEST1がパーシャルACK110を送信した後(ステップS 1 1)、SIFS期間が経過してから(ステップS 1 2)、パーシャルACKビットマップ114を表すパーシャルACK113を送信する(ステップS 1 3)。そして自端末がパーシャルACK113を送信した後は、DEST1の場合と同様に、残りの端末がパーシャルACKを送信している期間の間、NAV115を設定する(ステップS 1 4)。DEST3は、自端末より前にアグリゲートされている宛先がパーシャルACK110,113を返す間待機しており、その後更にSIFS経過してから、自端末からのパーシャルACK116(パーシャルACKビットマップは114)を送信する。この待機時間は、自端末より前方にアグリゲートされている宛先数×(SIFS+ACK 転送時間)で決定される。なお、自端末が、MACスーパーフレームにアグリゲートされている最後の宛先(この場合はDEST3)であるならば、NAVの期間は0、つまり設定しないことになる。

[0037]

MACスーパーフレームに自端末を宛先とするMACフレームが存在しない場合は、(アグリゲートされた宛先数×(SIFS+ACK転送時間))の間、NAV118を設定する(ステップS7~8)。また、アグリゲートされた宛先の数は、マルチアドレスピットマップの情報から得る(ステップS7)。すなわち、宛先の開始箇所にその情報を示すピットを立てる場合、有効になっているビットの数が、アグリゲートされた宛先の数に対応する。マルチアドレスピットマップは、MACスーパーフレームのヘッダーに追加されるため、MACスーパーフレームへッダーが誤りでない限り、各MACフレームが誤っていても、それらの位置情報、宛先数を判断することができる。

[0038]

図12(a)に示すように、DEST2宛の2つのフレームがいずれも誤っていた場合、DES T2は、自端末への宛先が含まれているかどうか判断不可能になることから、(アグリゲートされた宛先数 \times (SIFS+ACK転送時間))の期間、NAV120を設定する(ステップS7~8)。なお、DEST3の端末はマルチアドレスピットマップの情報を頼りに、自端末宛のMACフレームがどこから始まっており、またその受信ステータスがどうであるかを判断できるため、図12(b)に示すように適切なタイミングでパーシャルACK121を送信側に伝えることができる。

[0039]

MACスーパーフレームを受信した端末への宛先のフレームが存在しない場合、前述の例のように、マルチアドレスピットマップ情報から宛先の数を取り出し、NAV期間を算出しても良いが、送信端末がMACスーパーフレームを作成する際、各MACフレームのDurationフィールドに、(アグリゲートした宛先数×(SIFS+ACK転送時間))の値を記載しても良い。この場合、MACスーパーフレーム受信端末は、自端末宛の宛先が存在しない場合

、Durationフィールドに指定された期間の間、NAVを設定すればよい。

[0040]

本発明の第1の実施形態によれば、複数の異なる宛先への通信フレームのアグリゲーションによりスループットを向上できる。図2で示したフレームシーケンスに本発明の実施形態を適用した様子を図13に示す。具体的には、図13によると、複数の宛先(図の例は3つ)のMPDUが混在するMACスーパーフレーム130を送信することで、図2において、宛先毎に必要となっていた、キャリアセンスとバックオフの時間を短縮できていることが分かる。このMACスーパーフレーム130へのSTAからのパーシャルACKは時間差でAPに送信されており、これらは衝突することがない。アグリゲートする宛先の数を増やせば、その分さらにオーバーヘッドを削減する事が可能である。また、"No ACK"ポリシーのフレームに対して本発明を適用すれば、パーシャルACKの受信を待つ必要がないため、さらに転送効率の向上が可能になる。

[0041]

したがって、宛先毎に必要となっていたキャリアセンスとバックオフの期間を短縮することができ、チャネル利用率を有効に活用し、伝送効果を高めることができる。 【0042】

(第2の実施形態)

サービス品質(QoS: Quality of Service)向上のためのアクセス制御が幾つか知られている。例えば、指定された帯域幅や遅延時間などのパラメータを保証するQoSとして、HCCAでは、帯域幅や遅延時間などのパラメータを保証できるように、ポーリング手順において所要の品質を考慮したスケジューリングを行う。本発明の第2の実施形態に係るQoSとしてはトラフィックストリーム毎の品質を保証するHCCAを想定する。IEEE 802.11e規格におけるQoSには、DCF(Distributed Coordination Function)、PCF(Point Coordination Function)、EDCA(HCF Contention Access)、およびHCCA(HCF Controlled Access; HCFコントロールド・アクセス)が存在する。HCCAはAPからのポーリング制御を行う従来のPCFの拡張方式である。PCFにおいて、HC(Hybrid Coordinator)と呼ばれるQoS-APがポーリング(スケジューリング)を行う主体となり、無線端末を集中制御する。APはポーリングリストに基づき、端末を順番にポーリングする。STAはポーリングで自局が指定されたときフレームを送信する機会を得る。

図14に示すように、通信を開始するにあたって、QoS-nonAP-STA(以後QSTA)は、HCとT S(Traffic Stream)をセットアップ(Uplink、Downlink、Bidirectional)する。TSとは、その端末がどういった種類のトラフィック(Voice over IPやFTP)を使用し、どれぐらいの帯域を必要としているかを示すデータの通り道のようなもので、TSPEC(Traffic Specific ation)によって一意に仕様が決まる。TSのセットアップ開始時には、QSTAからのTSPECが通知される。TSPECは、「TSID(そのTSPECで定められるTSの識別子)」や、「Mean Data Rate」(MAC_SAPで最低限保障したいTSのスループット)といった情報を含んでいる。TSは複数本張ることが可能で、HCはそれぞれのTSの要求を満たすようなスケジューリングを行う必要がある。但し、スケジューリングに関する具体的なアルゴリズムは、IEEE802.11eで規定されておらず、実装に依存している。QSTAは、HCから与えられたポーリングにより、TXOP(送信可能時間)を得、フレームを送信することになる。

[0044]

このようなHCCAにおいてフレームアグリゲーションを実施する場合、各MACフレームは独自のMACヘッダーを持ち、ヘッダー内のTID(IEEE802.11e用に拡張されたQoS Controlフィールド内に存在し、トラフィックを識別するもので、TSIDは8-15番を使用)により、TSを一意に特定できるため、複数のストリームをアグリゲートすることは可能である。

そして本発明の第2の実施形態は、図15に示すHCからのダウンリンクトラフィック150の効率改善を主な焦点とするものである。

[0046]

50

30

20

40

図16に示すように、まずHCはTSを張っているQSTA毎にダウンリンクトラフィックの宛先キュー1100,1101 存に成する。これら宛先キュー1100,1101 内には、それぞれのQSTAを宛先とするフレームが詰め込まれていく。またQSTAの必要帯域は、TSPEC内のMean Data Rateから判断可能(QSTAが持つTS毎の値を合計)で、それらの比を計算し、多くの帯域を必要としているQSTAに対しては、WRR(重み付けラウンドロビン)でより多くの送信を行う。【0047】

例えば、QSTA1がHCからのダウンリンクトラフィックに関して8Mbpsを必要とし、QSTA2が4Mbps必要とし、QSTA3が同じく4Mbps必要としているならば、2:1:1の重み付けでHCが送信していく。各宛先のキュー内に、さらに優先度毎のキューを作成することで、フレームの優先度を考慮したフレームアグリゲーションも可能である。

[0048]

ここで、WRR以外のスケジューリング方法として、HCからQSTAへのダウンリンクトラフィックに関し、TSを張ってHCに接続している端末の数で帯域を分割する。宛先端末には、図17に示すようにRR(ラウンドロビン:1回ずつ均等に巡回)でフレームを送信していく。例えば、あるQSTA(通信事業者に対し、より高額な金を払っているユーザ端末)が、帯域確保の要求をHCに出し、HC内で登録されているQSTAならば、応答メッセージを返す。この後、HCからQSTAへの送信巡回はWRRとなり、該当QSTAへの送信機会を増やしてもよい。【0049】

図18に示すように、HCはQSTAへのダウンリンクトラフィックについて、送信回数に重み付けを行う。ここでの「送信1回」とは、あるMACスーパーフレームを送る際、(再送も含めて)正しく宛先にフレームを送信できた時点(パーシャルACKのBitmapが全て1になっている)を1回とカウントする。例えば、[1] [2] [3] [4] [5] [6] [7] [8]のようにフレームをアグリゲートしたとする。ここでTSPECのMean Data Rateに応じて、1つの物理フレーム中の各優先度フレームの数は変動する。最初の送信で[1]~[8]のフレーム全てを正しく送信(パーシャルACK受信)できたならば、「送信1回」がカウントされる。あるいは、[2]の再送が必要で、[2] [9]のようにMACスーパーフレームを再送して、パーシャルACKが受信できたならば、その時点で「送信1回」とカウントする。このように送信回数を定義し、TSPECから算出された各QSTAへの送信回数に重み付けを行っていく。

[0050]

本実施形態の目的は、あくまでダウンリンクトラフィックを効率化することにあり、HCからQSTAへのダウンリンクの送信と、QSTAに対しポーリングでTXOP(送信機会)を与えるアップリンクの送信とは分けて考える。つまりHCは、「ダウンリンクにフレームを送信する時間」と「各QSTAにポーリングしてTXOPを与える時間」を交互に繰り返してスケジューリングを行っていくことにする。

[0051]

HCはダウンリンクへの(連続した)トランスミッションを始める前、各TSのTSPEC内にあるディレイバウンド(Delay Bound)に基づいて、TXOPの期間を決定する。ディレイバウンドは、伝送路上の誤りによる再送も考慮しており、そのためHCが初期に決定するTXOPの期間は、比較的大きい値になる。しかしディレイバウンドの具体的な決定方法は、IEEE802.11eでも規定されていない部分である。

[0052]

HCは、QoSデータフレームをQSTAに向けてサイマルキャストする。データフレームの中には、HCがダウンリンクトラフィックの送信に必要とするTXOPの値がデュレーションとして含まれており、各QSTAは、その間NAVを張って、一切のフレーム送信が出来ない状態となる。伝送路上で誤りが多く、フレームの再送が何度も起きると、予め指定したTXOPでは足りなくなる(全てのQSTAに順番通りフレームを送信していく)ため、図 1 9 に示すCAP(Controlled Access Phase)の間であれば、SIFS待った後、再度TXOP(2回目) 2を得る。フレームを全てのQSTAに対し(WRRで)送信し終わると、予約したTXOP期間が余る場合があるが、その時はQoS-Nullフレームを送り、各QSTAに張られたNAVの解除を行う。CAPは、HCがPIFSの間キャリアセンスを行ってチャネル状態がアイドルの場合、再度獲得される期間である

。新しいCAPを獲得すれば、QSTAに対し、アップリンクトラフィックの送信(あるいはDLPによるQSTA同士の通信でも良い)を許可するための、QoS CF-Pollを送る。ポーリングフレームの中には、各QSTAに与えられたTXOPの値がデュレーションとして含まれており、その期間、他の端末はNAVを張って一切の送信が出来ない。

[0053]

実際の処理シーケンスとして、例えば図 2 0 (a) のようなケース (QSTA1に2の重み、QSTA2に1の重み、QSTA3に1の重みが必要な場合)を考える。

[0054]

図 2 0 (b) に示すように、まずQSTA1への送信1回目に、「[1] [2] [3] [4] [5] [6] [7] [8] to QSTA1」のようにフレーム 2 0 1 をアグリゲートし、送信したとする。この M A C スーパーフレーム 2 0 1 に対し、パーシャルACK202が戻され、正しく送信出来た時点で、1回とカウントする。そして今回、WRR(重み付け巡回方式)で送信権利を渡すことを前提としていることから、重みが2であるQSTA1に、「[9] [10] [11] [12] to QSTA1」のように再度、フレーム 2 0 3 を送信したとする。

[0055]

キューにフレームがあまり溜まっていなかった場合、端末毎に決められている最大アグリゲート数よりも少ない数のフレームが詰め込まれることになるかもしれない。(フレーム 2 0 3) (STA1へのフレーム送信(2回)が終われば、パーシャルACK204に続いてQSTA2へのフレーム 2 0 5 の送信シーケンスに移行する(「[1] [2] [3] [4] to QSTA2」)。

QSTA2へのフレーム 2 0 5 に対するパーシャルACK206の後、同様に、QSTA3へのM A C スーパーフレーム 2 0 7 を送信する(「[1] [2] [3] [4] [5] [6] [7] to QSTA3」)。 【 0 0 5 7 】

ここで、本実施形態では、例えばHCはQSTA1への2回目のフレーム送信と、QSTA2へのフレーム送信を1つのMACスーパーフレーム211に束ねて送信し、時間差でパーシャルACK212,213を受信させる。つまり、1つのMACスーパーフレーム214中に、1つの宛先(QSTA1)のフレームをアグリゲートするのではなく、HCは、複数の宛先を持つMACスーパーフレームを含む物理フレームを作成する。

[0058]

本実施形態においても、第1の実施形態の図4に示したように、MACスーパーフレームへッダー40を拡張し、マルチアドレスビットマップ(Multi Address Bitmap)フィールド41を追加する。このフィールド41は、アグリゲートされたMACスーパーフレームの中で、異なる宛先アドレスを持つMPDUが存在する場合の情報を示すビットフィールドである。このビットフィールドの使用方法は、MACスーパーフレームの中に、宛先毎にアグリゲートされたMPDUに対して、宛先が変化した時点で、その部分のビットを1に立てる

[0059]

図 5 に示した場合と同様に、1 つの M A C スーパーフレーム中に、2 つの宛先への M A C フレーム (MPDU) 4 2 がアグリゲートされ、DEST2への MPDUが 5 つ目の部分から現れたとする。この場合、マルチアドレスビットマップ 4 1 は、「0 0 0 1 0 0 0」のように示される。ここで、ビットの値が 0 から 1 に変化している箇所は、宛先が変化したフレーム位置に相当する。

[0060]

の値が0になっていることが分かる。

[0061]

,

同一の宛先についてのフレームアグリゲーションの実装では、MACスーパーフレームを受信した各端末は、先頭のMPDUのアドレスのみをチェックすれば、フレーム全体が自端末宛かそうでないか判断することができる。宛先の異なるフレームをアグリゲートする本発明の場合、マルチアドレスビットマップフィールドを追加したことで、その値が全て0(マルチアドレスビットマップを、宛先変化の意味で用いた場合。各宛先の始まりを示す用途で用いているなら、宛先の数が1つなら、先頭のビットが1になっており、以後のビットは全て0になる。)であれば、MACスーパーフレーム中のMPDU(s)の宛先は1つに限定されるので、この場合は先頭MPDUのアドレスをチェックするのみで以後のチェックは不要である。

[0062]

マルチアドレスビットマップのいずれかのビットフィールドに1の値が入っていれば、そのビット位置に直接アクセスすることにより、そのMPDUの宛先を判断できる。このようにマルチアドレスビットマップフィールドを用いることで、MPDUのヘッダーの中身をチェックする回数は、MACスーパーフレーム中に単一の宛先しか存在しない場合、1回の比較で済む。また、マルチアドレスビットマップのビットが1になっている部分が、宛先の変化している箇所であるので、その部分を直接チェックしていけば、自端末宛の宛先が含まれているかどうか、より簡単に判断することができる。(「1」が各宛先の始まりを示す用途で用いられている場合)

MACスーパーフレーム内に、複数の宛先のMPDUがあることを判断(マルチアドレスピットマップから判断)したQSTAは、その宛先のいずれかに自端末のアドレスが含まれているかを判断する。そして自端末のアドレスが、相対的に前方にあるか後方にあるかでパーシャルACKを返信する順番を決定する。例えば、「[DEST1] [DEST1] [DEST1] [DEST1] [DEST2] [DEST1] [DEST1]

[0063]

自端末宛の宛先が、MACスーパーフレームに含まれていない場合、その端末はNAVを張ることになる。IEEE802.11で規定されているMACプロトコルでは、ユニキャストデータフレームを受信した際、基本的に、[SIFS時間 + ACK転送時間]に相当するDurationを設定するが、複数の受信端末から時間差的にパーシャルACKが返される本提案では、((アグリゲートした宛先数 - その宛先が何番目であるかの数値)×([SIFS時間 + ACK転送時間]))のDuration値をHC(MACスーパーフレーム送信端末)が各MACフレームに設定する。また、本発明の実施形態においては、各QSTAからのACKの転送レートが同一であることを仮定しているが、ACK転送レートがQSTA毎に異なる場合は、それぞれに対応したACK転送時間を計算する。

[0064]

MACスーパーフレーム中に自端末宛てのアドレスが存在する端末は、アグリゲートされた宛先の相対的な位置から、自端末がどのタイミングでパーシャルACKを返せばよいかを判断可能である。そして、MACスーパーフレーム中に自端末宛の宛先が存在しなかった端末は、Durationの期間だけ、NAVを張る。

[0065]

また、パーシャルACKを送信した端末は、MACスーパーフレーム内の、相対的なアドレス情報から、自端末が最後にアグリゲートされたMPDUであればNAVを張る必要はないが、DEST1およびDEST2のように、後続のパーシャルACKが転送される見込みがある場合は、HC(MACスーパーフレーム端末)が設定したNAVの終了期間まで、NAVを設定する。

20

10

30

[0066]

例えば図11に示したようにDEST2に対する全てのMPDUが誤っていて、DEST3へのMPDUがどの部分から始まっているか判断しようとする場合は、マルチアドレスビットマップフィールドを活用することで、そのMACスーパーフレーム内に幾つの宛先が存在しているか、またそれらの区切りはどこから始まっているかを判断することができる。

[0067]

例えば、図12に示したように、DEST2へのMPDUが全て誤っていた場合、マルチアドレスピットマップフィールドから、宛先の数が3つ存在することと、DEST3へのMPDUの始まりの部分がどこからであるか判断をすることは可能である。よって、DEST2は、自端末宛のMPDUが含まれていたかどうかも分からないので、(アグリゲートされた宛先数×(SIFS+AC K転送時間)だけNAVを張る。DEST3は自端末宛のMPDUを見つけた時点で、自端末が何番目の宛先であるか、自端末宛のMPDUの始まりの部分はどこであるかを、マルチアドレスピットマップから判断し、適切な時間の後、パーシャルACKを返す。図12の例のように、端末2自体はパーシャルACKを応答しないが、端末3は本来端末2が送るべきパーシャルACK(+SIFS)の時間を考慮して、自身のパーシャルACKを返答する。

[0068]

MACスーパーフレーム送信端末は、どの宛先にどれだけのMPDUを詰めて送信したかの情報をキャッシュしておき、宛先端末から送られてくる時間差的なパーシャルACKを全て受信した後、再送すべきフレームを決定する。

[0069]

図 2 0 はHCからQSTAに対し異なる宛先のフレームをアグリゲートしない場合である。これに対し図 2 1 に示すように、複数の宛先(図の例は2つ)のMPDUを混ぜて送信することで、SIFSの期間を短縮できていることが分かる。アグリゲートする宛先の数を増やせば、その分さらにSIFS(\times α)のオーバーヘッドを短縮可能である。また、"No ACK"ポリシーのフレームに対して本発明を適用すれば、パーシャルACKの受信を待つ必要がないため、さらに転送効率の向上が可能になる。

[0070]

複数の宛先に対し、ダウンリンクトラフィックを送信したHCは、宛先の数だけパーシャルACKが帰ってくるのを待ち、その後再送等の処理を行う。宛先毎に区切っているので、片方の宛先には新しいMPDUを詰めて送信しても良い。そのため、HCがセットすべきACKタイマーの値は、(宛先数 × (SIFS + パーシャルACK送信時間) + 1スロット時間)で示される。

[0071]

以上説明した本発明の第2の実施形態によれば、QoSを考慮する場合であっても、上述した第1の実施形態と同様に、複数の異なる宛先への通信フレームのアグリゲーションによりスループットを向上できる。また、アグリゲートする宛先の数を増やせば、その分さらに $SIFS(\times \alpha)$ のオーバーヘッドを短縮可能である。したがって、宛先毎に必要となっていたキャリアセンスとバックオフの期間を短縮することができ、チャネル利用率を有効に活用し、伝送効果を高めることができる。

[0072]

具体的には、例えば街中のホットスポットにおいて、インターネット経由でストリーミングによるビデオ配信を行う場合、APからのダウンリンクトラフィックの伝送効率を改善することができる。ホットスポットにおいて、より多くのクライアント端末を収容可能となる。

[0073]

Q o S によれば、遅延に敏感なアプリケーションの品質を保証し例えばジッタを均等に保つことができることや、複数の異なる宛先に対するフローをアグリゲートすることで効率の良い転送を実現(低優先度フローの帯域も保障)できるといった作用効果を奏する。

[0074]

また、各宛先STA(ユーザ)毎に重み付けをすることで、課金制によるサービス品質

20

10

30

40

のクラス分けも容易に実現できるようになる。これにより、例えば高い金額を払っている ユーザ端末にはWRRで優先的にAPからフレームを伝送できるようになる。

[0075]

(第3の実施形態)

本発明の第3の実施形態は、IEEE802.11eで規定されたプロックACK制御フレーム(T S毎のBlockAckReq/BlockAck)を1つのPHYフレームの中に多数含ませて送信する通信 装置に関する。IEEE802.11eにはデータフレームをSIFS間隔でバースト的に送信する ブロックACKが規定されている。ブロックACKによる通信手順はこれまでに述べたフ レームアグリゲーションを行わない場合にも実施可能である。

本実施形態では、複数の異なる宛先へのプロックACK(応答)要求フレームは、上述 した第1および第2の実施形態と同様、サイマルキャストにより送信する。また、上述し た第1および第2の実施形態と同様に、応答フレームの衝突を避けるため、ブロックAC K フレームは時間差的に送信する。

[0077]

IEEE802.11eで規定されているブロックACKによるフレームシーケンスは、図22のよう に示される。図22のフレームシーケンスの例は、即時型ブロックACKの場合である。ブ ロックACKの手順には、2通りの方式が存在し、送信側がブロックACK要求(Block ACK requ est)を送信してから、受信側が直ちに応答(ブロックACK)を返す即時型タイプと、送信側 がブロックACK要求を送信し、受信側がしばらくしてから応答(ブロックACK)を返す遅延型 が存在する。本発明における実施形態では、両者いずれの場合にも適応可能である。

20

[0078]

図22に示すように、ブロックACKの手続では、端末毎に決定される送信期間(TXOP: Tr ansmission Opportunity)の間に、複数のユニキャストデータフレーム 2 2 0 を SIFS期間 毎に連続的に送信する。そして、各宛先端末に対し、受信ステータスのピットマップ情報 を持ったブロックACKフレームの送信要求をブロックACK要求221,223によって行う。この ため、プロックACK要求フレーム221,223は、宛先毎に分けて送信を行う必要がある。プロ ックACK要求221に応じて、QSTA1はプロックACK222をHCに送信する。プロックACK要求223 に応じて、QSTA2はブロックACK224をHCに送信する。

[0079]

本発明の第3の実施形態では、図23に示すように、複数のブロックACK要求フレーム2 30,231,232,...23nを1つのフレームにアグリゲートする。これまで述べた複数宛先へのフ レームアグリゲーションと同様に、ブロックACK要求送信端末は、宛先毎に区切って、ブ ロックACK要求フレームをアグリゲートし、MACスーパーフレームヘッダー40を付加 する。そして、その区切りの情報をマルチアドレスビットマップ41に書き込む。MAC スーパーフレームヘッダー40は、ヘッダーのCRC44を含んでおり、ヘッダー誤りな ら、複数の宛先のブロックACK要求をアグリゲートしたブロックACK要求フレームを廃棄す る。そして、チャネルがアイドルになった後、EIFS期間のキャリアセンスを設定する。こ れは前述のフローチャートと同様の手順とすることを意味している。

[0080]

40

前述のように、アグリゲートされたブロックACK要求を受信した端末は、自端末の宛先 が何番目にアグリゲートされているか検査し、上述した第1および第2の実施形態のよう に、時間差的にブロックACKを送信していく。自端末がブロックACKを送信した後は、残り の宛先がブロックACKを送信している期間、NAVを設定する。図24に、そのシーケンスを 示す。この図24の例では、複数の宛先へのブロックACK要求がアグリゲートされたフレ ーム240を送信することで、SIFSの期間短縮が可能であり、チャネルの利用効率を髙め ることができる。図 2 4 において、プロックACK241,242は時間差で送信されている。また 、ブロックACK241の送信後は、ブロックACK242との衝突を回避するよう、QSTA1がNAV243 を設定している。

[0081]

50

さらに、図25に示すように、ブロックACK要求230,231,...23nのみならず、(ACKを必要としない)データフレーム250,...25nとともにアグリゲートすることが可能である。この場合も、宛先毎に区切ってアグリゲートを行い、各フレーム(データ、ブロックACK要求)のフレームサイズをMPDU Lengthフィールドに記載することで、データフレームの取り出し、ブロックACKの時間差的な送信を正しく行うことが可能となる。

[0082]

(第4の実施形態)

図26は本発明の第4の実施形態に係る通信装置の構成を示すプロック図である。この通信装置100は無線リンクを介して他の通信装置と通信する装置であり、物理層、MAC層、およびリンク層のそれぞれに相当する処理ユニット101、102、103を有する。これら処理ユニットは実装に応じてアナログ又はデジタルの電子回路として、あるいはLSIに組み込まれたCPUにより実行されるファームウェア等として実現される。物理層の処理ユニット(以下、「処理ユニット」の表記を省略)101にはアンテナ104が接続されている。MAC層102は本発明に係わるアグリゲーション(集約)処理部105を有する。このアグリゲーション処理部105はキャリアセンス制御部106と、再送制御部107と、省電力制御部108とを備える。

[0083]

物理層101は、二種類の物理層プロトコルに対応可能に構成される。それぞれのプロトコル処理のために、物理層101は第一種の物理層プロトコル処理部109および第二種の物理層プロトコル処理部110を有する。なお、実装では第一種の物理層プロトコル処理部109と第二種の物理層プロトコル処理部110との間で回路の共用などがしばしば行なわれるため、これらは必ずしも独立して存在するわけではない。

[0084]

本発明の第4の実施形態では、第一種の物理層プロトコルは送信側と受信側とでそれぞれ複数のアンテナを用いる、いわゆるMIMO (Multiple Input Multiple Output)によるプロトコルとし、第二種の物理層プロトコルはIEEE802.11aに規定されるプロトコルと仮定している。周波数帯域を同一に保ってもアンテナの数にほぼ比例した伝送容量の増加が見込めることから、MIMOはIEEE802.11の更なる高スループット化を目指すための技術である。リンク層103に関しては、IEEE802で規定される通常のリンク層機能を有するものとする。伝送レートを向上するために採用する技術はMIMOに限定されない。例えば、周波数占有帯域を増やすような方法、およびそれとMIMOの組み合わせでも構わない。【0085】

図27は本発明の実施形態に係る通信装置が用いるフレームフォーマットの一例を示す図である。フレームフォーマット200は物理層およびMAC層に係わるフレーム構造を概略的に示しており、具体的にはIEEE802.11またはその拡張に従うものを想定する。なお、IEEE802.11のフレームは制御フレーム、管理フレーム、データフレームの三種類に大別され、主にデータフレームに対して本発明の実施形態が適用されることを想定するが、必ずしも制御フレーム、管理フレームへの適用が除外されるものではない。図27に示すように、このフレームフォーマット200はPHYへッダ201と、MACスーパフレームへッダ202およびMACスーパフレームへッダ202およびMACスーパフレームペイロード203は後述するPHYペイロードに相当する。

[0086]

PHYへッダ201は受信側通信装置の物理層101により処理される。すなわち物理層101は受信したPHYへッダ201に基づいて、フレーム先頭の検出、キャリアセンス、タイミング同期確立、増幅器の増幅度制御(AGC: Automatic Gain Control)、送信側キャリア周波数への追随(Automatic Frequency Control)、伝送路推定などを行う。また物理層101はPHYへッダ201に続くPHYペイロードの変調方式や符号化率、ならびに伝送レートおよびデータ長の検出も行う

図27では、単一の宛先に向けたMACフレームのアグリゲーションを示しているが、

20

30

50

本実施形態では、上述した実施形態と同様、図28に示すように複数の宛先に向けたMACフレームを1物理フレームにアグリゲートし、複数の宛先を受信対象として送信する「サイマルキャスト」を行う。

[0087]

この場合、図28に示すマルチアドレスビットマップ(Multi Address Bitmap)に基づいて、例えば送信元のAP(アクセスポイント)は、各宛先端末(STA)からのパーシャルACK(部分的な送達確認)フレームを時間差的に受信する(図29)。このようなパーシャルACKの時間差受信についても上述した実施形態と同様である。

[0088]

図30は、本発明の第4の実施形態に係るキャリアセンス状態を示す図である。図30に示す第一種の通信装置(以後、HT: High Throughput (ハイスループット)端末と呼ぶ)であるHTO(アドレス:a0)が、HT1(アドレス:a1)、HT2(アドレス:a2)、HT3(アドレス:a3)に向けたMACフレームを、1つの物理フレームにアグリゲートして送信したとする。MACスーパフレームにアグリゲートされた、それぞれのMACフレームのMACヘッダには、チャネルを使用する期間の情報(duration値d1,d2,d3)が記載されており、その値に基づいてNAV(Network Allocation Vector)が設定される。

[0089]

IEEE802.11の規定によると、ユニキャストデータフレームを送信した際のNAVの値は、宛先からのACKを受信するまでの時間、すなわちSIFS(Short Inter Frame Space)時間とACKの伝送時間との合計に等しい。この場合、図31に示すように、DEST1のDuration期間、DEST2はNAVを設定し、DEST1はパーシャルACKを送信後DEST2のDuration期間だけNAVを設定する。この方法では、例えばパーシャルACKを時間差的に送信する端末が、ACKとともにデータフレームを1物理フレームにアグリゲートして送信するような場合を考えると、予め指定されたNAV(SIFS時間、ACK伝送時間の合計)を超えてしまうことになる。

[0090]

一方、IEEE802.11eの規定によれば、HCがQSTAに対して、QoSデータを送信する際、該宛先へのポーリングフレームを抱き合わせ(piggyback)することが可能である。すなわち、MACヘッダのタイプ、サブタイプ情報から、QoS Data + CF-Pollのフレームであることを判断する。MACスーパフレームに対し、図32のように、IEEE802.11eのQoS Data + CF-Pollフレームをアグリゲートすることで、図30のHT1、HT2、HT3は、TX0Pによる送信可能期間以内であれば、ACK応答に加え、HT0に対するデータフレームをアグリゲートして送信することが可能となる。

[0091]

つまり、図30のHT1、HT2、HT3が、HT0からのMACスーパフレームを受信した際、自分への宛先のMACフレームがQoS Data + CF-Pollフレームであり、かつ、CF-Pollで指定される送信許可時間(TXOP)の範囲に収まるのであれば、HT0へのデータフレームをパーシャルACKにアグリゲートして送信することができる。このとき、アグリゲートされたMACフレームのDuration(チャネル使用期間)には、SIFS時間+ACK伝送時間ではなく、SIFS時間+該無線端末のチャネル使用期間(TXOP)が指定される。これにより、HT1がHT0に対し、パーシャルACK (+データフレーム)を1物理フレームにアグリゲートして送信している間、他の端末(HT2、HT3)はNAVを設定することでフレームの衝突を回避出来る。また、HT1、HT2、HT3からのパーシャルACKにアグリゲートされたMACデータフレームに対する(パーシャル)ACK 応答は、HT0から順次宛先毎に送信しても良いし、複数宛先へのパーシャルACK応答をアグリゲートして送信してもよい。なお、複数宛先へのMACフレームをアグリゲートしたMACスーパフレームを受信した際、該宛先へのフレームがパーシャルACKしか含まない場合は、DurationによるNAVを設定する必要はなく、ACK応答を返す必要もないことは言うまでもない。

[0092]

なお、図30の例では、第一種の物理層プロトコルで実現されるハイスループット端末(HTO~HT3)の他に、第二種の物理層プロトコルで実現されるレガシー端末(Legacy)が存在

する。レガシー端末は、図33のような形態のMACスーパフレームを受信しても解釈不可能であため、チャネルがビジーからアイドルに移った後、EIFS(Extended IFS)のキャリアセンスを行い、その後もアイドル状態が続いていれば、バックオフを取る。

[0093]

(第5の実施形態)

図30の例に示したように、第一種の物理層プロトコルで実現されるハイスループット端末並びに、第二種の物理層プロトコルで実現されるレガシー端末が共存している場合、レガシー端末はハイスループット端末のフレームを受信することができず、EIFSのキャリアセンスを行うことになる。一般にEIFSは、DIFS(Distributed Coordinate Function inter frame Space)やIEEE802.11eで規定されている優先度毎のフレーム間隔AIFS(Arbitration Inter Frame Space)よりも期間が長いため、メディアアクセスの権利が平等ではなくなる。そこで、図34に示すように、複数の宛先へのパーシャルACKをアグリゲートする際に、MACスーパフレームの先頭にレガシー端末が理解できるMACへッダを付加し、このMACへッダとMACスーパフレーム本体(複数宛先のパーシャルACK)とを対象とする誤り計算を行なうためのFCSを末尾に付加する。

[0095]

さらに、パーシャルACKがアグリゲートされたこの様なMACスーパフレームについては、 第二種の物理層プロトコル(802.11aによるレガシー伝送)で送信する。該フレームを受信 したレガシー端末は、PSDU(Protocol Size Data Unit)末尾に付加されているFCSによる誤 り計算を元に、正しく受信することが出来ていれば、チャネルがアイドルになった後、図 35に示すように、ハイスループット端末と同様にDIFSのキャリアセンスを行なうことに なる。

[0096]

尚、タイプ、サブタイプはレガシー端末に認識される値ではないため、先頭のMACヘッダ以後の内容は、レガシー端末が解釈できる内容ではないが、PSDUが誤っていない限り、EIFSでなくDIFSのキャリアセンスを取ることが可能である。本実施形態を適用することにより、複数宛先へのデータ送信、送信期間内のパーシャルACK(アグリゲートしたデータ含む)の後、複数宛先へのパーシャルACKを送信する場合でも、レガシー端末でFCSの誤りになることはなく、DIFSの後、ハイスループット端末、並びにレガシー端末が平等にメディアアクセスを行なうことができる。

[0097]

(第6の実施形態)

複数のMPDU(MAC Protocol Data Unit)を1つの物理フレームにアグリゲートするこれまでの実施形態は、アグリゲートされた複数のMPDUの前方部に、各MPDUの長さ情報(複数)と、及びそれらに対する1つのCRC(Cyclic Redundancy Check)を付加するというものであり、受信機側で、各MPDUの切り出しとFCS(Frame Check Sequence)の計算を行う。一方、本発明に係る第6の実施形態は、図36に示すように、MPDU単位に、その長さを識別する情報等を付加するというものである。

[0098]

図36に示すように、各MPDUの前方に位置する"MPDU長"フィールド(要素)は、アグリゲートされたMPDUの長さをオクテット単位で示しており、"順番"フィールドは、この場合、PSDUの先頭からの連続的な番号を記載する。以下の実施形態の説明では、"MPDU長"、"順番"及びそれらに対するCRCフィールドを含み、アグリゲートされた各MPDUの先頭に付加されるこのような情報を「MPDUセパレーション」と呼ぶことにする。尚、第6及び第7の実施形態の説明では、アグリゲートするMPDUの数を8としているが、アグリゲート可能なMPDUの数は状況に応じて任意に定めることも可能である。

20

10

50

20

30

[0099]

また、第6及び第7の実施形態において、複数MPDUをアグリゲートしたフレームに対しては、IEEE802.11eのQoS対応や複数宛先に対する送信のために、各種ビットマップを付加することも可能である。

[0100]

図37、図38は、MPDUセパレーションのフォーマット例を示している。MPDUセパレーションは、後続のMPDUの長さをオクテット単位で示す"MPDU長"フィールド、MPDUセパレーションの番号を示す"順番"フィールド、及びMPDUセパレーションに対するCRCが存在する

[0101]

図37の例1では、"MPDU長"、"順番"、"CRC"の他に、"予約"フィールドが1ビット存在する例を示しているが、もちろんこれらのフィールドの長さに限定はなく、図37の例2のように、任意の固定長を取ることが可能であるのは言うまでもない。例えば、図37の例2では、"予約"フィールドを0ビットのサイズにして、"順番"フィールドの大きさを拡張することもできる。図37の例1、例2では、MPDUセパレーションの順番を、PSDUの先頭から連続的に数え上げていった場合に、その番号を"順番"フィールドに記載することを想定しているが、図38のように、順番フィールドに対し、MPDUセパレーションに後続するMPDUの持つシーケンス番号、あるいはシーケンス番号及びフラグメント番号を指定するとも可能である。PSDUの先頭から順次番号を割り当てる際は、数字が連続的であるならば、0、1、2、3、4のようにしても良いし、1、2、3、4、5のように割り当てても良い。MPDUのシーケンス番号(場合によってはフラグメント番号含む)に対応させる際は、アグリゲートしたフレームを送信する端末が、各MPDUのMACへッダーを参照しながら、対応する値をMPDUセパレーション内に書き込んでいく。

[0102]

典型的には図36に示すようなMPDUセパレーションフィールドを有するフレームを受信した端末は、アグリゲートされたMPDU単位にFCSの検査を行い、受信ステータスをパーシャルACKとして送信側に返信する。MPDUセパレーションに付随するCRCは、"MPDU長"、"順番"などの情報を含めて保護しており、CRCの計算結果が正しければ、そのMPDUセパレーションは正常に受信できていると判断する。

[0103]

図39、図40は、複数のMPDUをアグリゲートし、各MPDUの前方にMPDUセパレーションを追加したPSDUを受信した端末における受信状況の一例を示している。図39に示すように、一番目のMPDUセパレーションがCRC検査の結果正常に受信出来ていた場合、その中に記載されている"MPDU長"の情報は正しいと判断されるため、後続するMPDU(図39のMPDU1)を切り出すことが出来る。各MPDUには、それぞれFCSが付随しているため、MPDUのFCSが正常であれば、そのMPDUを正しく受信したと判断することができる。

[0104]

ここで、図39の"MPDU セパレーション2"のように、あるMPDUセパレーションのCRC計算結果が誤りと診断された場合、次のMPDUセパレーションまで、連続的に検索処理を行う。この検索処理方法を図41のフローチャートに示す。図41に示すフローチャートにおけるポインタpは、PSDUの中での先頭からの相対的な位置を示す識別子であり、オクテット単位でPSDUの後ろに向けて移動するものとする。例えば、フローチャートで示されるように、ポインタpは最初PSDUの先頭を指しており(ステップS1)、その部分からMPDUセパレーションの長さ(この長さはCRCを含む。また、この長さは送受信間で互いに認識しているものとする)分を考慮して、MPDUセパレーションの誤り計算を行なう(ステップS2)。その結果、MPDUセパレーションが正常であれば、MPDUセパレーション内の"MPDU長"で指定される長さだけ、後続のMPDUを切り出し、該MPDUに対するFCSの計算を行なう(ステップS4)。前述したように、MPDUのFCSが正しければ、そのMPDUを正常に受信したとみなす。もしMPDUセパレーションのCRCが誤っているならば、ポインタpを1オクテット分だけ、PSDUの後ろに向けてずらす(ステップS3)。そして再度、MPDUセパレーション用の

20

CRC計算を行なう。この時、ポインタpの示す位置から、MPDUセパレーションの長さ(CRC含む)分を考慮して、CRC計算を行なう。MPDUセパレーションに対するCRC計算の結果が誤りであれば、再度ポインタpを1オクテット後ろにずらして、MPDUセパレーションのCRC検査を行なう。この処理を続けて、MPDUセパレーション用のCRC検査が正常であれば、MPDUセパレーションフィールドの検索ルーチンを抜け出し、後続するMPDUのFCSの検査を行なう。MPDUの受信成功、失敗の判断は前述の手続きに従うものとする。

[0105]

図39の例に関して、"MPDUセパレーション2"が誤りであり、MPDUセパレーション探索の結果、"MPDUセパレーション3"が正常に受信できていたとする。MPDUセパレーションの長さは固定であり、その値が送受信機器間双方で認識されている場合を考えると、図39の"MPDU 1"の後ろから、正常に受信できた"MPDUセパレーション3"までの間の長さが"MPDUセパレーション2"及び"MPDU 2"の占有する領域であると考えることができる。すなわち、そこからMPDUセパレーション長(固定)を差し引いた分が、MPDU長であることを推測できるため、該MPDUに対しFCSを検査することで、MPDUの受信状況を確認することが可能である。すなわち、MPDUの末尾はスキャンして見つける次の正常なMPDUセパレーションの直前であるとみなして誤り計算を行なう。つまり、図39の例において、"MPDUセパレーション2"が誤っていても、"MPDU 2"の長さを推測してFCSを検査した結果が正常であれば、該MPDUを正常に受信できたと判断する。尚、図39の"MPDU 2"に対するFCSの結果が誤りであれば、そのMPDUは正しく受信できなかったと判断することは言うまでもない。また、MPDUセパレーションへの"順番"が連続的に付与されるならば、図40に示すように、2つの正常に受信できたMPDUセパレーションの番号が、2つ以上離れている場合は、それらに挟まれた複数のMPDU(図40では、"MPDU2"、"MPDU3")が誤っていると判断する。

[0106]

ここで、図42、図43の例を考える。シーケンス番号「1」~「8」のMPDUを1つのPSD Uにアグリゲートして送信し、その中で「2」「4」「6」が正常に受信されたとする。MPDUの受信状況の確認方法は前述の通りである。アグリゲートしたフレームの再送時に、「2」「4」「6」のMPDUに関しては、再送する(送る)必要がないため、図43のように、MPDUセパレーションに続くMPDUのサイズは0にする。すなわち、図43の"MPDUセパレーション「2」「4」「6」"内のMPDU長フィールドには、全て0を指定する。尚、ここでのMPDUセパレーションの"順番"は、MPDUのシーケンス番号に対応していても良いし、PSDUの先頭からの相対的な連続番号でも良いことは言うまでもない。あるいは、図53のように、再送の必要のないMPDUに関しては、MPDUセパレーションそのものをなくし、"順番"もスキップさせることも出来る。図53の例では、正常に送信できた「2」「4」「6」の番号を飛ばして、「1」「3」「5」「7」「8」の"順番"を持つMPDUセパレーション及びMPDUを1つの物理フレームにアグリゲートしている様子を示している。

[0107]

(第7の実施形態)

上述した第6の実施形態では、MPDUセパレーションフィールド内に、"順番"(PSDUの先頭を基点とする番号、あるいはMPDUのシーケンス番号、フラグメント番号に対応する番号)の(サブ)フィールド要素が存在したが、本発明の第7の実施形態に係るMPDUセパレーションは、図44に示すように、"順番"フィールドを含まないフォーマットとしている。【0108】

図45に、"順番"フィールドが存在しない場合のMPDUセパレーションの具体的なフォーマットを示す。第6の実施形態の図37、図38のように、MPDUセパレーションに後続するMPDUの長さをオクテット単位で指定する"MPDU長"フィールド、"MPDU長"及び残りの"予約"フィールドに対するCRCが記載されることになる。

[0109]

図 4 6、図 4 8 に"順番"フィールドを含まないMPDUセパレーションフィールドを含む、PSDU(複数のMPDUがアグリゲートされている)の受信例を示す。図 4 6 において、第 6 の実施形態と同様に、MPDUセパレーションのCRC計算の結果が正常であれば、その中の"MPDU長

50

"の情報は正しいと判断できるので、続くMPDUを切り出し、FCSを検査することで、MPDUを「 正常に受信できたか否かを判断することが出来る。図46において、一番目の"MPDUセパ レーション"及び"MPDU1"は正常に受信されている。ここで、図46において、PSDUの先頭 から2番目の"MPDUセパレーション"のCRCが誤りであった場合を考える。この場合、第6の 実施形態で述べたように、図41に示したフローチャートの手続きに従って、1オクテッ トずつ連続的にCRCを検査することで、次の正しく受信されたMPDUセパレーションを検索 していく。図46の例では、PSDUの先頭から3番目の"MPDUセパレーション"が正常に受信 された場合を仮定している。この時、第6の実施形態と同様に、正常に受信することので きた"MPDU 1"とPSDU先頭から3番目の"MPDUセパレーション"の間に、MPDUが存在すると仮 定して、MPDUセパレーション長(送受信端末間で相互に認識している固定長)の長さを差し 引き、該MPDUに対するFCSの検査を行なう。すなわち、MPDUの末尾はスキャンして見つけ る次の正常なMPDUセパレーションの直前であるとみなして、誤り計算を行なう。その結果 FCSが正常であれば、MPDUを正常に受信できていると判断する。図46の例は、先頭か ら1番目と3番目の"MPDUセパレーション"がCRC検査の結果正常に受信出来ていて、それら の間を占有している2番目の"MPDUセパレーション"が誤っていても、直接、"MPDU2"に対し てFCSによる誤り計算を実行することで、"MPDU2"が正常に受信できた場合の例を示してい る。MPDUへのFCSの計算結果が不正であれば、該MPDUは正しく受信出来なかった旨を表す パーシャルACKを作成することは言うまでもない。

図47の例は、送信端末が、図46のように複数のMPDUをアグリゲートして送信し、受信側での各MPDUセパレーション、及びMPDUに対する誤り計算の結果、一部のMPDUセパレーション(図47では、先頭から3番目)が誤っていても、前後で正しく受信できたMPDUセパレーションの情報から、間に挟まれたMPDUが正常であった場合(MPDUのFCSを検査)であり、この時、アグリゲートしたフレームを受信した側が作成するパーシャルACKのビットマップは、全て正常を示す「1」が記載されている。尚、正常受信しているかどうかのビットは、正論理だけでなく、負論理でも実現可能であることは言うまでもない。【0110】

ここで、図48に示すように、あるMPDUセパレーション(図の例では2番目)がCRC検査の結果誤っており、連続的に正常なMPDUセパレーションを検索していくとき、検索時に移動したオクテット数が、最大MPDU長(IEEE802.11規格で定められている、1MPDUが取り得る最大サイズであり、オクテット単位で指定)を越えた場合、2つ以上のMPDUセパレーション(及びMPDU)が誤っていると判断する。図48における"最大MPDU長超"という表記は、最大MPDU長を越えた長さであることを示しており、以後同様に扱うことにする。この場合、受信機が返信するパーシャルACKフレームに対し、受信ステータスを示すパーシャルACKビットマップを作成する際、正常に受信できたフレームの相対位置が推測的となるが、図49、図50に示すような方法で送信側に受信状況を通知する。

図49の例では、あるMPDUセパレーション(図では3番目のMPDUに対するMPDUセパレーション)が誤っており、次のMPDUセパレーションを検索するために連続的に1オクテットずつ CRCを計算していった結果、5番目のMPDUへのMPDUセパレーションがCRC検査の結果、正常であった場合である。連続的にスキャンした結果、検索に要した移動数(オクテット数)が最大MPDU長を超えているため、2つの正常に受信できたMPDUセパレーションの間に存在する2つ以上のMPDUセパレーション(及びMPDU)が誤っていると判断することが出来る。ここで、1つのPSDUにアグリゲートされた複数のMPDUの長さは均等ではないため、2つの正常なMPDUセパレーションの間に、幾つのMPDUセパレーション(及びMPDU)が存在するか断定することは出来ない。よって、図49のように、5番目のMPDUに後続する全てのMPDU(すなわち6番目のMPDU~)が誤っていると判断し、パーシャルACKビットマップを作成する方法が考えられる。図49の例では、先頭から2つまでのMPDUに対する受信が成功して、後のMPDUsが全て誤っている旨を送信側へのパーシャルACKによって通知する。尚、その結果、送信側は、3番目以降のMPDUを全て再送することになるが、1回目の送信で受信側では「5」番目のMPDUを正常に受信しているため、重複検査を経て、重複フレームを廃棄する。

40

50

[0112]

パーシャルACK作成時の受信ステータスは、図49のように後続のMPDUを全て誤りとみなす他、図50のように、PSDUの最後から遡って推測する方法が挙げられる。ここでは、1PSDU内に存在するMPDUセパレーションの数が固定であり、その数を送受信端末が相互に認識しているものとする。図50の例で、先頭から1番目、4番目の及び7番目、8番目のMPDUセパレーションがCRC計算の結果、正常に受信できていたとする。第7の実施形態において、順番を示す情報は含まれていない。PSDU内に存在するMPDUセパレーションの数が固定という前提で、1番目と4番目のMPDUセパレーションの間には2つのMPDUセパレーション(及びMPDU)、4番目と7番目のMPDUセパレーションの間にも2つのMPDUセパレーション(及びMPDU)が存在すると判断できる。正常なMPDUセパレーション間の検索に要したオクテット数が最大MPDU長を超えている場合、MPDUセパレーション間の検索に要したオクテット数が最大MPDU長を超えている場合、MPDUセパレーションに挟まれた間のMPDUに対するFCSを計算することは出来ないため、これらのMPDUは誤りとみなす。結果、図50に示すように、受信側が送信側に返信するパーシャルACKのビットマップは、推測的に算出されたMPDUセパレーションの位置に対応したMPDUの受信ステータスを正しく(FCSの結果、正しく受信できたか否か)書き込み、検索期間が最大MPDU長を超えている部分に関しては、正常に受信出来なかった旨のビットマップを送信側に伝達する。

[0113]

パーシャルACKを推測的に作成した場合、図51のように、パーシャルACKビットマップ 中の受信ステータスを示すビットが誤って(ずれて)伝達される場合も考えられる。この場 合、図51のように、PSDU中の2つのMPDUセパレーションが正しく検出され、それに続くM PDUのFCSが正常であったとしても、該MPDUが、アグリゲートされたPSDUの相対的にどの部 分に存在するかの推定がずれる可能性がある。図51の例では、「1」~「8」のシーケン ス番号のMPDUをアグリゲートして送信した場合で、1番目と5番目のMPDUセパレーション及 びMPDUが正常に受信されていたとしている。この時、受信端末が作成するパーシャルACK は、図51のように複数通りの受信ステータスが考えられることになる。MPDUセパレーシ ョン間を検索する長さが、最大MPDU長を超えている場合、2つの正常なMPDUセパレーショ ン間に幾つのMPDUセパレーション(及びMPDU)があるかを判断することができないためであ る。図51の例で作成されたパーシャルACKビットマップ2種類のうち、下段のビットマッ プ (1 0 0 0 1 0 0 0)は推定が成功した場合であり、この情報を持つパーシャルACKを受信 した場合、アグリゲートしたフレームを送信した端末では、適切にウィンドウ制御並びに 再送制御を行なうことが可能である。ここで、受信ステータスがずれた状態(図51の上 段:1 0 0 1 0 0 0 0)を持つパーシャルACKが返信されたならば、送信側ではシーケンス 番号「4」のフレームを正常に送信できたとみなし(実際には送信できていない)、シーケ ンス番号「5」のフレームを再送対象とする(「5」は正常に送信済み)。

図52は、これら再送時のフレーム制御を示したものである。パーシャルACK作成時の推定が成功した下段の例では、再送用の「2」「3」「4」「6」「7」「8」と、ウィンドウ制御によって新しい「9」のMPDUをアグリゲートした様子を示している。上段の例では、受信側では正しく受信された「5」を再送対象としている。しかし、上段の例においても、複数のMPDUをアグリゲートしたフレームを再送した際、受信側からのパーシャルACK(その時点で受信したアグリゲートフレームに対する受信ステータスを返す)や重複検査を利用する結果、シーケンス番号「4」のMPDUを受信側で諦めることによって、以後のフレームシーケンスに影響が出ることはない。パーシャルACKは、あくまで複数MPDUをアグリゲートしたフレームを受信した際、その時点で各MPDUに対する受信ステータスを送信側に通知する手段であるため、送信側でのウィンドウ制御に支障が出ることは無く、再送が無限に繰り返されるようなこともない。影響としては、おおよそ1個のMPDUが欠損する程度であるに過ぎない。

[0114]

尚、第7の実施形態において、IEEE802.11eで規定されているトラフィックストリーム 設定時に、伝送可能なMSDUのサイズを固定長にする方法や、適切な量のビットをパディン グすることで、PSDU内にアグリゲートされた全てのMPDUが均等な固定長となる場合には、 各MPDUの相対位置をより正確に判断することも可能である。

[0115]

(第8の実施形態)

図54のように、ある送信端末が複数のMPDUを1つのPSDUにアグリゲートして送信する場合を考える。アグリゲートされたフレームを受信した端末は、各MPDUの受信状況を検査し、パーシャルACKビットマップを作成、SIFS期間後に送信側に返信される。しかし、図54のように、パーシャルACKが誤り、送信側で正しく受信されない場合、DIFS(Distributed Coordination Function Inter Frame Space)、あるいはIEEE802.11eで規定されている優先度毎のフレーム間隔であるAIFS(Arbitration Inter Frame Space)の期間のキャリアセンスと、バックオフを行なった後、全てのMPDUを再送しなくてはいけない問題がある

10

[0116]

そこで、本発明の第8の実施形態では、図55のように、複数のMPDUを1つのPSDUにアグリゲートして送信した端末が、SIFS期間後にIEEE802.11の物理フレームを検出したものの、中身のPSDUがFCS検査の結果、誤りであった場合、PIFSあるいはSIFSの後に、パーシャルACKの再送要求を宛先に向けて送信する。このPIFSあるいはSIFSの期間は、その間他の端末からのフレーム送信の割り込みを防ぐ目的であり、本実施形態では、どちらか一方に限定されないことは言うまでもない。これらのフレーム間隔は、送受信端末間で何かしらのネゴシエーションを行なっても良いし、予め全ての端末間で合意が取れている前提でも良い。

20

[0117]

パーシャルACK再送要求を受信した端末は、PIFSあるいはSIFS前(すなわち直前)に自身がパーシャルACKを送信しており、かつパーシャルACK再送要求を送信してきた端末にに該するならば、直前に送信したパーシャルACKの内容を、そのままパーシャルACK再送要求送信場末に向けて送信する。そのため、アグリゲートされたPSDUを受信した端末は、一定期間(最低PIFS)の間、受信ステータスを保持しておくことが望ましい。図56に、パーシャルACK再送要求のフレームフォーマットを示す。IEEE802.11のMACヘッダー内のタイプ、及びサブタイプ情報により、受信側ではパーシャルACK再送要求フレームを識別する。あるいは、図56のように新たなフレームを定義する代わりに、(MPDUセパレーション、あるいは、図56のように新たなフレームを定義する代わりに、(MPDUセパレーション、あるいはMACスーパーフレームヘッダー内の)MPDU長情報を全て0に指定したPSDU(この時MPDUそのものはアグリゲートしていない)を送信し、受信側でPSDU内のMPDU長が全て0の場合、直前に送信したパーシャルACKを再送するように送受信端末間で取り定めても良い。また、図56のように新しいフレームを定義する場合は、複数宛先に対する複数個のパーシャルACK再送要求フレームをアグリゲートし、第1の実施形態、第2の実施形態のように、時間差的なパーシャルACK(再送分)を送受信するような方式を取ることも出来る。

Sί

[0118]

本発明の第8の実施形態によれば、送信側では全てのMPDUを送り直す必要がなく、より 効率的な再送制御を行うことが可能となる。また、IEEE802.11eなどのQoS制御とも併せて 使用できることは言うまでもない。

[0119]

40

なお、本発明は上記実施形態そのままに限定されるものではなく、実施段階ではその要旨を逸脱しない範囲で構成要素を変形して具体化できる。また、上記実施形態に開示されている複数の構成要素の適宜な組み合わせにより、種々の発明を形成できる。例えば、実施形態に示される全構成要素から幾つかの構成要素を削除してもよい。さらに、異なる実施形態にわたる構成要素を適宜組み合わせてもよい。

【図面の簡単な説明】

[0120]

【図1】本発明の実施形態に係る通信装置の構成を示すプロック図

【図2】アクセスポイント(AP)と複数の端末(STA)との間のダウンリンク、および該ダウンリンクにおけるユニキャストフレームの送信シーケンスを示す図

- 【図3】パーシャルACKフレームの衝突を説明するための図
- 【図 4 】本発明の実施形態に係るMACスーパーフレームヘッダーのフォーマット例を示す図
- 【図5】本発明の実施形態に係るMACスーパーフレーム全体のフォーマット例を示す図
- 【図 6 】本発明の実施形態に係る宛先の開始位置を表すマルチアドレスピットマップを示す図
- 【図7】本発明の実施形態に係る宛先の変化を表すマルチアドレスビットマップを示す図
- 【図8】パーシャルACKのビットマップ情報の一例を示す図
- 【図9】宛先が順不同でアグリゲートされた場合およびマルチアドレスピットマップを用いない場合の問題を説明する図
- 【図10】本発明の実施形態に係る受信端末の動作を示すフローチャート
- 【図11】本発明の実施形態に係り、異なる時間間隔でパーシャルACKを送信する様子を示す図
- 【図12】本発明の実施形態に係り、異なる時間間隔でパーシャルACKを送信する様子を示す図であって、ある宛先の全てのMACフレームに受信エラーが生じた場合を説明するための図
- 【図13】本発明の第1の実施形態に係るフレームシーケンスを示す図
- 【図14】QoSを実施する場合の通信手順の概略図
- 【図15】本発明の第2の実施形態に係るダウントラフィックを示す図
- 【図16】QSTA毎のダウンリンクトラフィックの宛先キューを示す図
- 【図17】ラウンドロビンによるフレーム送信を説明するための図
- 【図18】QSTAへのダウンリンクトラフィックにおける送信回数に重み付けを説明するための図
- 【図19】CAP(Controlled Access Phase)を示す図
- 【図20】異なる宛先のアグリゲーションを行わない場合を示す図
- 【図21】本発明の第2の実施形態に係り、複数の宛先のフレームアグリゲーションをQoSとともに実施する場合を示す図
- 【図22】IEEE802.11eで規定されているブロックACKによるフレームシーケンスを示す図
- 【図23】本発明の第3の実施形態に係り、複数のブロックACK要求フレームを1つのフレームにアグリゲートする場合のフレームフォーマットを示す図
- 【図24】本発明の第3の実施形態に係るフレームシーケンスを示す図
- 【図25】本発明の第3の実施形態に係り、プロックACK要求のみならず、(ACKを必要としない)データフレームとともにアグリゲートする場合を示す図
- 【図26】本発明の第4の実施形態に係る通信装置の構成を示すブロック図
- 【図27】MACスーパーフレームのフォーマットの一例を示す図
- 【図28】複数の宛先を持つMACスーパーフレームの一例を示す図
- 【図29】複数の宛先への送信およびパーシャルACKの時間差受信を示す図
- 【図30】本発明の第4の実施形態に係るキャリアセンス状態を示す図
- 【図31】宛先毎のNAVの設定を示す図
- 【図32】QoSデータとCF-Pollフレームのアグリゲーション例を示す図
- 【図33】複数の宛先へのパーシャルACKフレームのアグリゲーション例を示す図
- 【図34】本発明の第5の実施形態に係り、レガシー端末によりフレームチェックが可能なフォーマットの一例を示す図
- 【図35】本発明の第5の実施形態に係るキャリアセンス状態を示す図
- 【図36】本発明の第6の実施形態に係るMPDUセパレーションフィールドとMPDUのアグリゲーションを示す図
- 【図37】MPDUセパレーションのフォーマットを示す図
- 【図38】MPDUセパレーションのフォーマットを示す図
- 【図39】PSDUの受信状態およびMPDUの抽出を説明するための図
- 【図40】PSDUの受信状態およびMPDUの抽出を説明するための図

10

20

30

- 【図41】MPDUセパレーションの検索手順を示すフローチャート
- 【図42】アグリゲート送信とパーシャルACKを示す図
- 【図43】再送時のアグリゲーション例を示す図
- 【図44】本発明の第7の実施形態に係るMPDUセパレーションフィールドとMPDUのアグリゲーションを示す図 .
- 【図45】MPDUセパレーションのフォーマットを示す図
- 【図46】PSDUの受信状態およびMPDUの抽出を説明するための図
- 【図47】アグリゲート送信とパーシャルACKを示す図
- 【図48】PSDUの受信状態およびMPDUの抽出を説明するための図
- 【図49】アグリゲート送信とパーシャルACKを示す図
- 【図50】アグリゲート送信とパーシャルACKを示す図
- 【図51】パーシャルACKビットマップの推定について説明するための図
- 【図52】パーシャルACKビットマップの推定について説明するための図
- 【図53】再送時のアグリゲーション例を示す図
- 【図54】本発明の第8の実施形態に係るパーシャルACK再送要求を説明するための図
- 【図55】本発明の第8の実施形態に係るパーシャルACK再送要求を説明するための図
- 【図56】パーシャルACK再送要求のフレームフォーマットを示す図

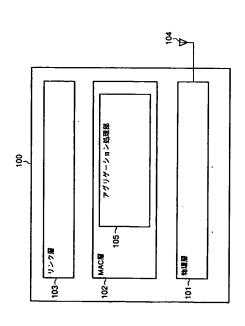
【符号の説明】

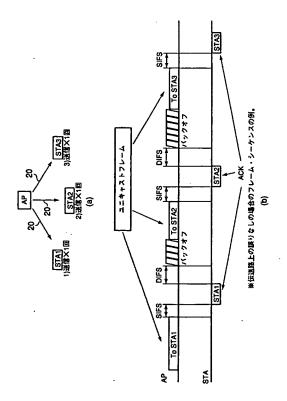
[0121]

100…通信装置、101…物理層、102…MAC層、103…リンク層、104…ア 20 ンテナ、105…アグリゲーション処理部

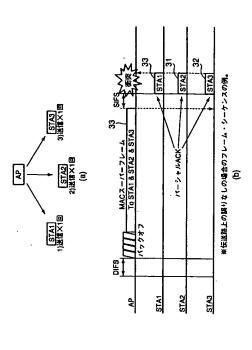
【図1】

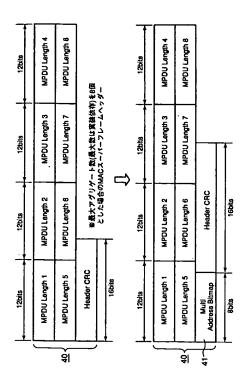
[図2]





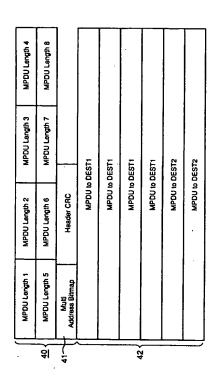
[図4]

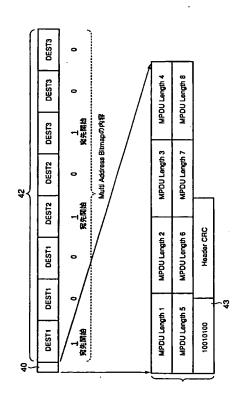




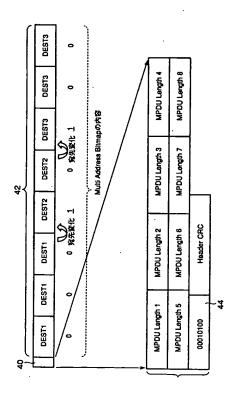
【図5】

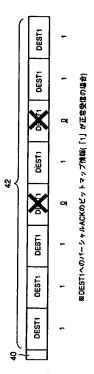
【図6】





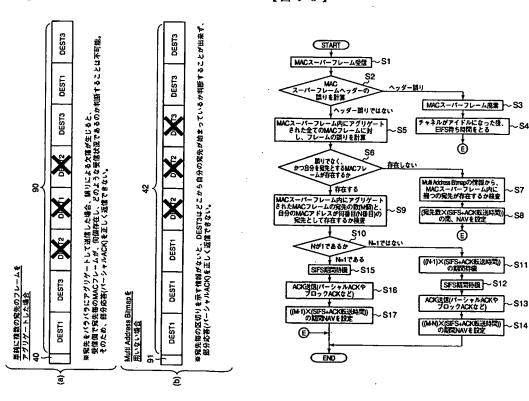
【図8】





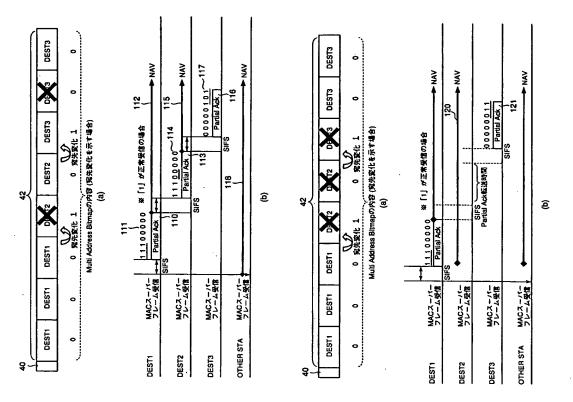
【図9】

【図10】



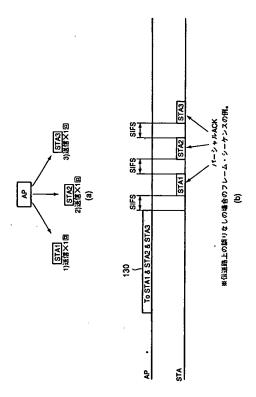
[図11]

【図12】



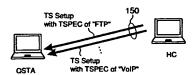
【図13】

【図14】

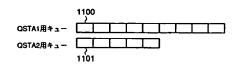




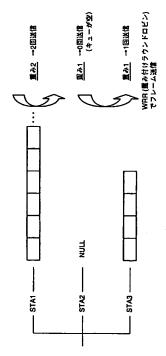
[図15]



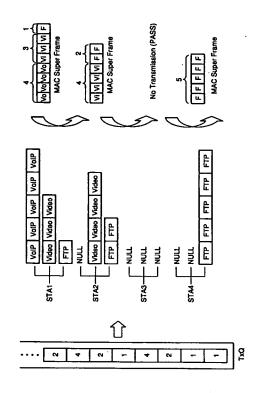
【図16】



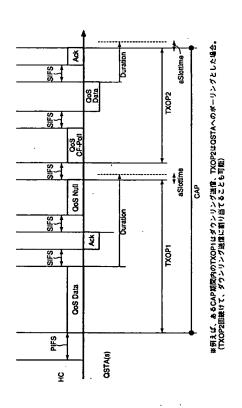
【図18】



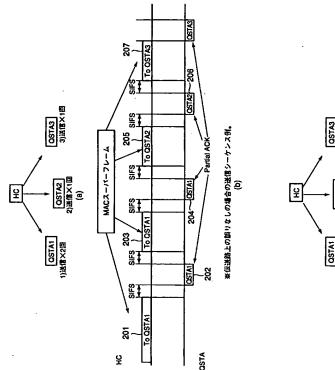
[図17]

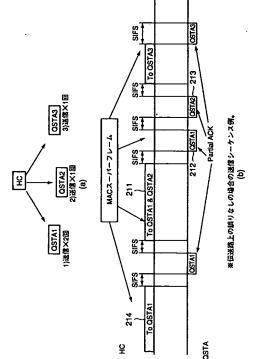


【図19】



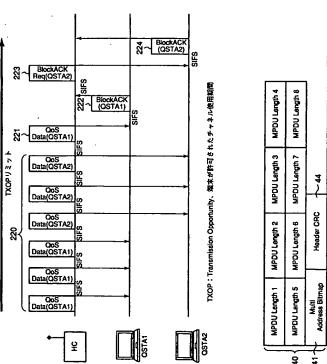
[図21]





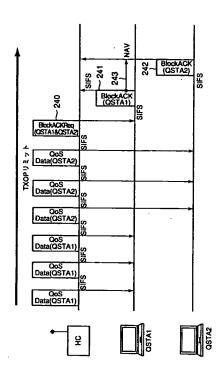
[図22]

【図23】

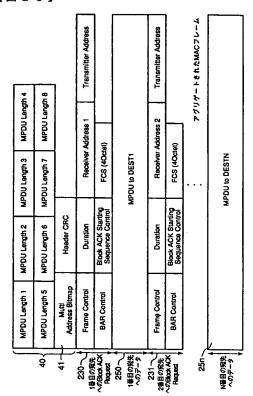


MPDU Length 2 MPDU Length 4	MPDU Length 6 MPDU Length 8	Header CRC ~ 44	Duration Receiver Address 1 Transmitter Address	Block ACK Starting FCS (4Octet)	Duration Receiver Address 2 Transmitter Address	Block ACK Starting FCS (4Octet)	Duration Receiver Address 3 Transmitter Address	Block ACK Starting FCS (4Octet) Sequence Control	・ アグリゲートされたMACフレーム(ブロックACK要求)	Duration Receiver Address N Transmitter Address
MPDU Length 1 MPDU	MPDU Langth 5 MPDU	Mutil Address Bitmap	Frame Control	BAR Control Blod	Frame Control	BAR Control Block	Frame Control	BAR Control Block		Frame Control

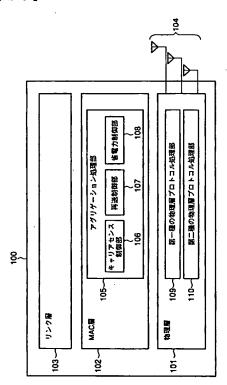
【図24】



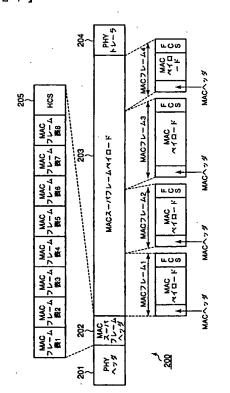
【図25】

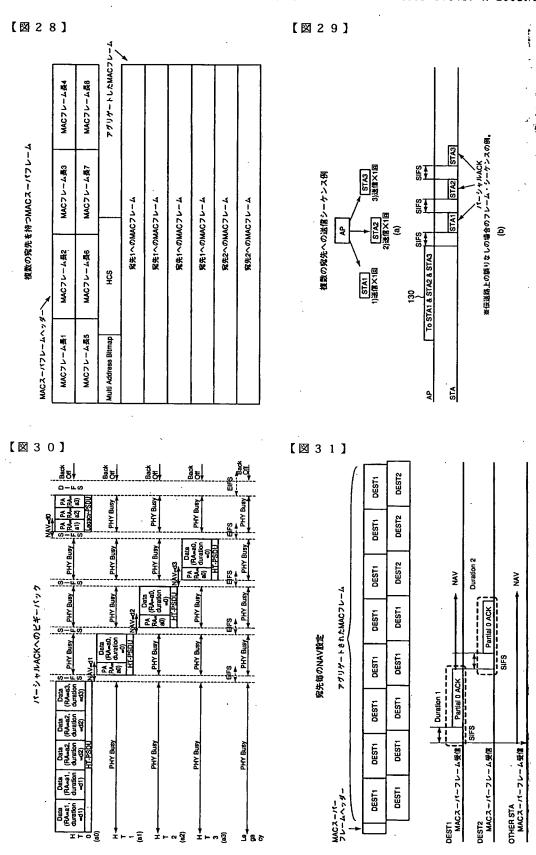


【図26】



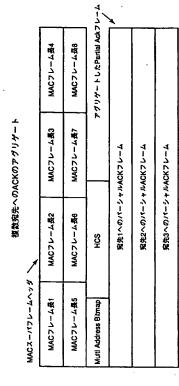
【図27】

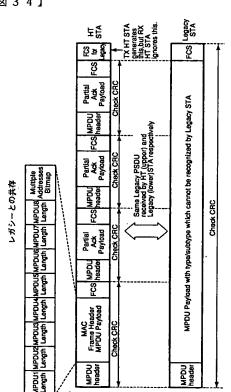


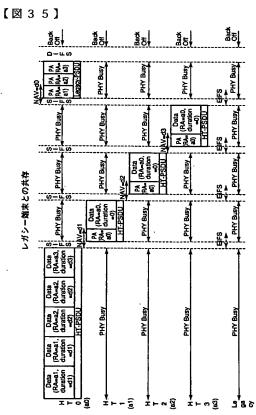


[図33]

⊠ 3	2]		4-70	`						
	MACフレーム版4	MACフレーム長8	TYUY- FURMAGTU-L							
GoSデータ+CF-Pollのアクリゲート	MACフレーム長3	MACフレーム版7		1+CF-Pollフレーム」	14CF-Pollフレーム」	1+CF-Poll 7 1/4-14.]	1+CF-PallフレームJ	+CF-PallフレームJ	+CF-Pollフレーム」	+CF-Pall 7 1/2 1
1	MACフレーム長2	MACフレーム表6	HCS	発先1への「QoS Data+CF-Poilフレーム」	寛先1への「QoS Data+CF-Pollフレーム」	発先1への「GoS Data+CF-Pollフレーム」	発先2への「QoS Data+CF-Pollフレーム」	気先2への「QoS Data+CF-Pollフレーム」	名先3への「QoS Data+CF-Pollフレーム」	発先3への「GoS Data+CF-Pollフレーム」
MACスーパフレームヘッダ	MACフレーム扱1	MACフレーム長5	Multi Address Bitmap							



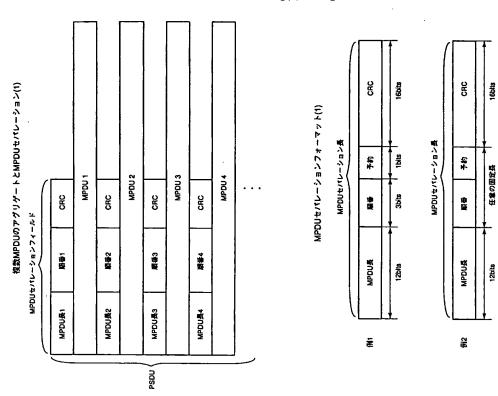




[図36]

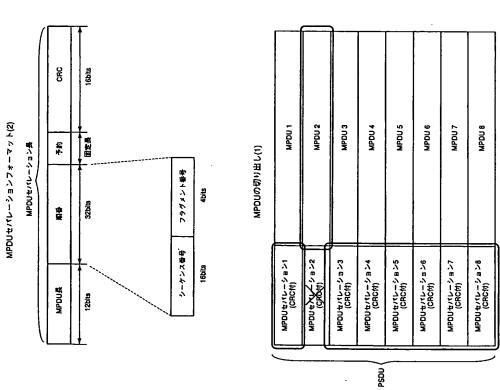
· .

【図37】



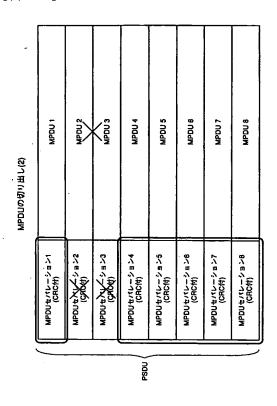
【図38】

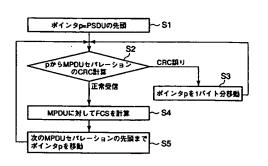
[図39]



[図40]

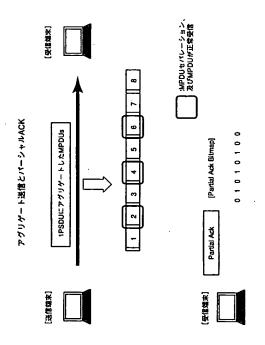
【図41】





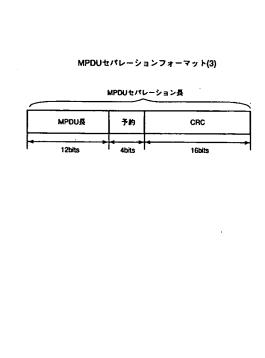
【図42】

[図43]

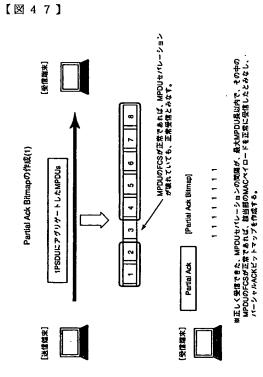


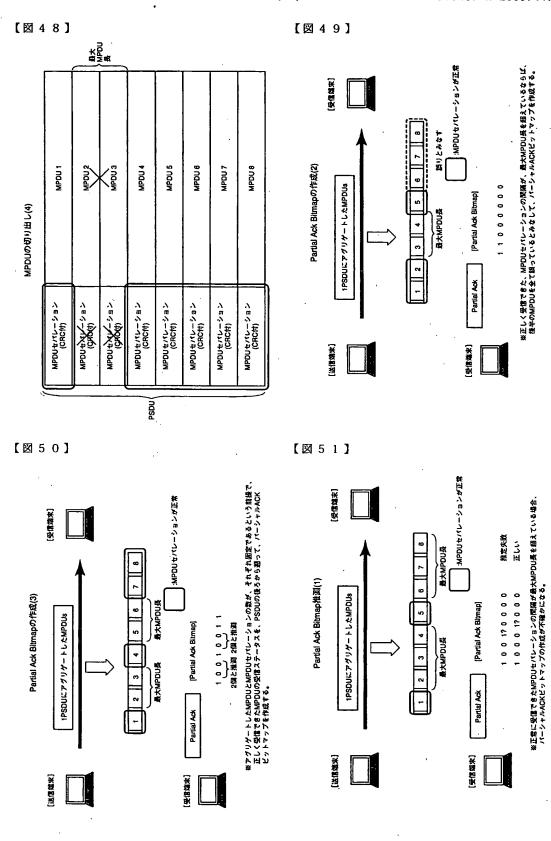
[図44] 複数MPDUのアグリゲートとMPDUセパレーション(2) MUPDU 2 MUPDU 1 MUPDU 3 MUPDU 4 MPDUセパレーションフィールド ဗ္ဗ 8 SBC SRC MPDUÆ MPDUA MPDU長 MPDU是 PSDU (【図 4 6】

【図 4 ′5】

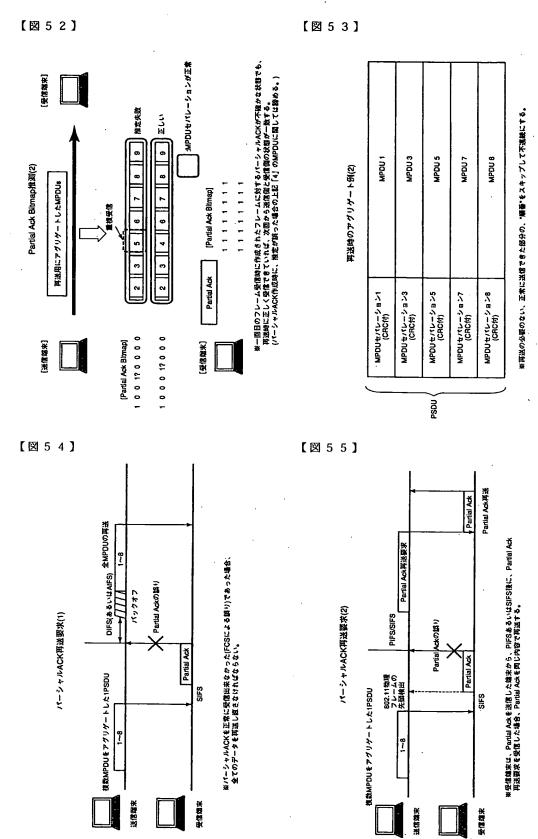


MPDU 3 MPDU 6 MPDU 2 MPDU 4 MPDU 5 MPDU 7 MPDU 8 MPDUの初り出し(3) MPDUもパレーション (CRC柱) MPDUセパレーション (CRC村) MPDUセパケーション (CRC体) MPDUセパレーション (CRC件) MPDUセパレーション (CRC付) MPDUセバレーション (CRC付) MPDUセパケーション (CRC样) PSDU





. 4, ;



【図56】

パーシャルACK再送要求フレームフォーマット

MAC ~ y \$ Frame Control Duration Receiver Address Transmitter Address

SALD CARE

フロントページの続き

(72)発明者 西林 泰如

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72)発明者 髙木 雅裕

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72)発明者 足立 朋子

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72)発明者 旦代 智哉

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72)発明者 中島 徹

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72)発明者 宇都宮 依子

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

Fターム(参考) 5K033 AA01 CA07 CC01 DA17

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not infinited to the items checked.
☐ BLACK BORDERS
\square image cut off at top, bottom or sides
☐ FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.